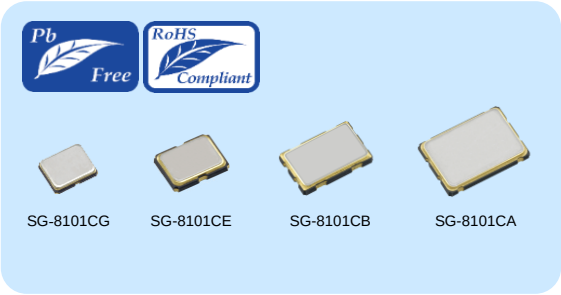
プログラマブル水晶発振器: SG-8101CG/SG-8101CE/SG-8101CB/SG-8101CA

【特長】

- 水晶発振器 (プログラマブル)
- 出力周波数 (fo): 0.67 MHz ~ 170 MHz (1 × 10^{-6} Step)
- 出力: CMOS
- 電源電圧: 1.62 V to 3.63 V
- 周波数許容偏差・動作温度範囲:
  ±15 × 10^{-6} / -40 °C ~ +85 °C
  ±20 × 10^{-6}, ±50 × 10^{-6} / -40 °C ~ +105 °C

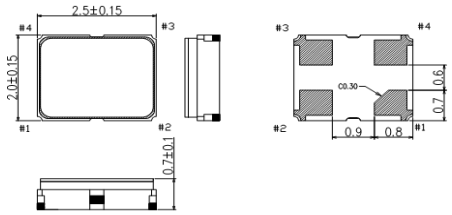


【概要】

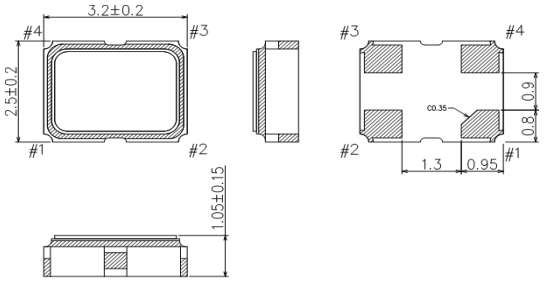
本シリーズは、CMOS出力のプログラマブル水晶発振器です。
SG-8002/SG-8003シリーズに比べ、周波数などを容易に設定できるプログラマブル性をそのままに、動作温度範囲の上限を105 °Cに広げ、サイズはお客様の電子機器の実装面積削減に貢献する、小型の2.5 × 2.0 mmのほか、ご要望の多い3.2 × 2.5 mm、5.0 × 3.2 mm、7.0 × 5.0 mmの各種パッケージ品もそろえています。
また、周波数許容偏差を3分の1以下という高精度化と、消費電流の半減を実現。お客様の求める幅広い環境下での使用や、高性能化、低消費電力化、ならびに短納期開発、少量生産に大きく貢献します。

【外形寸法、および端子説明】

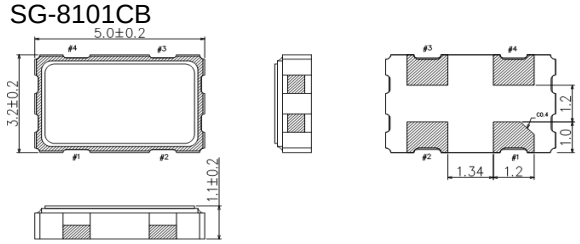
SG-8101CG



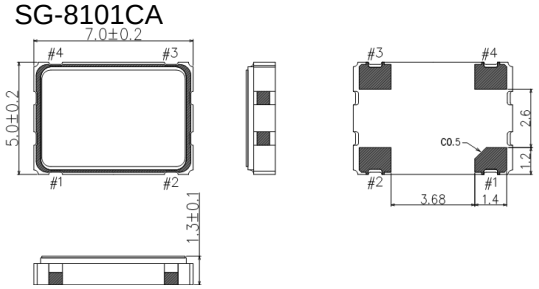
SG-8101CE



SG-8101CB



SG-8101CA



端子説明

Pin #	記号	機能		
#1	OE	出力イネーブル制御端子。下表のように制御します。		
		OE 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振	ウィークプルダウン
	$\overline{ST}$	スタンバイモード制御端子。下表のように制御します。		
		$\overline{ST}$ 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振停止	ウィークプルダウン
#2	GND	GND端子		
#3	OUT	クロック出力端子		
#4	V_{CC}	V_{CC}端子		

* OE/$\overline{ST}$端子は、Open状態で使用しないでください。

[1] 製品型番 / 品名例

(1-1) 製品型番

SG-8101CG: X1G005181xxxx00
SG-8101CE: X1G005211xxxx00
SG-8101CB: X1G005201xxxx00
SG-8101CA: X1G005191xxxx00 (詳細はお問い合わせください)

(1-2) 品名例（標準表記）

SG-8101CA 25.000000MHz T C H P A
① ② ③ ④⑤⑥⑦⑧

①機種名 ②サイズ ③出力周波数 ④電源電圧 (T: 1.8 V ~ 3.3 V Typ.)
⑤周波数許容偏差 ⑥動作温度範囲 ⑦機能 ⑧tr/tf (出力ドライバ能力)

②サイズ	
CG	2.5 mm × 2.0 mm
CE	3.2 mm × 2.5 mm
CB	5.0 mm × 3.2 mm
CA	7.0 mm × 5.0 mm

⑦機能	
P	Output enable (#1pin = OE)
S	Standby (#1pin = $\overline{ST}$)

⑧tr/tf (出力ドライバ能力)	
A	標準モード
B	高ドライブモード
C*	低ドライブモード

* fo ≤ 20 MHz時のみ選択可能

⑤周波数許容偏差 / ⑥動作温度範囲	
BG	±15 × 10^{-6} / -40 °C ~ +85 °C
CH	±20 × 10^{-6} / -40 °C ~ +105 °C
JH	±50 × 10^{-6} / -40 °C ~ +105 °C

[2] 絶対最大定格

項目	記号	規格			単位	条件
		Min.	Typ.	Max.		
最大供給電圧	V_{CC}	-0.3	-	4	V	
入力電圧	V_{IN}	GND - 0.3	-	V_{CC} + 0.3	V	OE/$\overline{ST}$端子
保存温度範囲	T_stg	-40	-	+125	°C	

[3] 動作条件

項目	記号	規格			単位	条件
		Min.	Typ.	Max.		
電源電圧	V_{CC}	1.62	-	3.63	V	
電源電圧	GND	0.0	0.0	0.0	V	
入力電圧	V_{IN}	GND	-	V_{CC}	V	OE/$\overline{ST}$端子
動作温度範囲	T_use	-40	+25	+85	°C	
		-40	+25	+105	°C	
CMOS負荷条件	L_CMOS	-	-	15	pF	

※ 電源投入時の電源の立ち上がりは、0 %V_{CC} → 90 %V_{CC}の時間が5 µs ~ 500 ms になるようにしてください。
※ バイパスコンデンサーは、電源端子 (V_{CC}とGND) のできるだけ近くに、0.1 µF程度のコンデンサーを接続してください。

[4] 周波数特性 ([3] 動作条件 による)

項目	記号	規格			単位	条件
		Min.	Typ.	Max.		
出力周波数	fo	0.67		170	MHz	
周波数許容偏差 ※1	f_tol	-15	-	+15	×10^{-6}	T_use = -40 °C ~ +85 °C
		-20	-	+20	×10^{-6}	T_use = -40 °C ~ +105 °C
		-50	-	+50	×10^{-6}	
周波数経時変化	f_age	周波数許容偏差に含む			×10^{-6}	+25 °C, 初年度

※1 周波数許容偏差には、周波数初期偏差、周波数温度特性、周波数電源電圧変動特性、周波数負荷変動特性、周波数経時変化 (+25 °C, 初年度) を含みます。

[5] 電気的特性 ([3] 動作条件 による)

項目	記号	規格 Min.	規格 Typ.	規格 Max.	単位	条件
発振開始時間	t_str	-	-	3	ms	t = 0 at V_{CC} > 1.62 V
消費電流 (無負荷時) V_{CC} = 1.62 V ~ 1.98 V	I_{CC}	-	2.7	3.2	mA	0.67 MHz ≤ fo ≤ 20 MHz
		-	3.1	3.7		20 MHz < fo ≤ 50 MHz
		-	3.5	4.0		50 MHz < fo ≤ 75 MHz
		-	3.8	4.4		75 MHz < fo ≤ 100 MHz
		-	4.1	4.8		100 MHz < fo ≤ 125 MHz
		-	4.7	5.5		125 MHz < fo ≤ 170 MHz
消費電流 (無負荷時) V_{CC} = 1.98 V ~ 2.20 V		-	2.7	3.3	mA	0.67 MHz ≤ fo ≤ 20 MHz
		-	3.1	3.8		20 MHz < fo ≤ 50 MHz
		-	3.5	4.2		50 MHz < fo ≤ 75 MHz
		-	3.8	4.6		75 MHz < fo ≤ 100 MHz
		-	4.1	5.0		100 MHz < fo ≤ 125 MHz
		-	4.7	5.8		125 MHz < fo ≤ 170 MHz
消費電流 (無負荷時) V_{CC} = 2.20 V ~ 2.80 V		-	2.9	3.4	mA	0.67 MHz ≤ fo ≤ 20 MHz
		-	3.4	4.0		20 MHz < fo ≤ 50 MHz
		-	3.9	4.6		50 MHz < fo ≤ 75 MHz
		-	4.4	5.1		75 MHz < fo ≤ 100 MHz
		-	4.8	5.7		100 MHz < fo ≤ 125 MHz
		-	5.7	6.7		125 MHz < fo ≤ 170 MHz
消費電流 (無負荷時) V_{CC} = 2.70 V ~ 3.63 V		-	3.0	3.5	mA	0.67 MHz ≤ fo ≤ 20 MHz
		-	3.8	4.4		20 MHz < fo ≤ 50 MHz
		-	4.4	5.2		50 MHz < fo ≤ 75 MHz
		-	5.0	5.9		75 MHz < fo ≤ 100 MHz
		-	5.7	6.7		100 MHz < fo ≤ 125 MHz
		-	6.8	8.1		125 MHz < fo ≤ 170 MHz
ディセーブル時電流	I_dis	-	2.8	3.2	mA	V_{CC} = 1.62 V ~ 1.98 V
		-	2.8	3.3		V_{CC} = 1.98 V ~ 2.20 V
		-	2.8	3.3		V_{CC} = 2.20 V ~ 2.80 V
		-	2.9	3.5		V_{CC} = 2.70 V ~ 3.63 V
スタンバイ時電流	I_std	-	0.3	0.9	µA	V_{CC} = 1.62 V ~ 1.98 V
		-	0.4	1.0		V_{CC} = 1.98 V ~ 2.20 V
		-	0.5	1.5		V_{CC} = 2.20 V ~ 2.80 V
		-	1.1	2.5		V_{CC} = 2.70 V ~ 3.63 V
出力電圧 (DC特性)	V_{OH}	90 % V_{CC}	-	-	V	I_{OH}条件 tr/tf \ V_{CC} [V]: 1.62 ~ 1.98 / 1.98 ~ 2.20 / 2.20 ~ 2.80 / 2.70 ~ 3.63 A (fo > 40 MHz), B: -2.5 mA / -3.5 mA / -4.0 mA / -5.0 mA A (fo ≤ 40 MHz): -1.5 mA / -2.0 mA / -2.5 mA / -3.0 mA C: -1.0 mA / -1.5 mA / -2.0 mA / -2.5 mA
	V_{OL}	-	-	10 % V_{CC}	V	I_{OL}条件 tr/tf \ V_{CC} [V]: 1.62 ~ 1.98 / 1.98 ~ 2.20 / 2.20 ~ 2.80 / 2.70 ~ 3.63 A (fo > 40 MHz), B: 2.5 mA / 3.5 mA / 4.0 mA / 5.0 mA A (fo ≤ 40 MHz): 1.5 mA / 2.0 mA / 2.5 mA / 3.0 mA C: 1.0 mA / 1.5 mA / 2.0 mA / 2.5 mA
波形シンメトリ	SYM	45	50	55	%	50 % V_{CC} レベル, L_CMOS ≤ 15 pF
立上り/立下り時間	tr/tf	-	-	3	ns	A (fo > 40 MHz) / 20 % ~ 80 % V_{CC} レベル, L_CMOS = 15 pF
		-	-	6		A (fo ≤ 40 MHz)
		-	-	3		B
		-	-	10		C (fo ≤ 20 MHz)
入力電圧	V_{IH}	70 % V_{CC}	-	-	V	OE/$\overline{ST}$端子
	V_{IL}	-	-	30 % V_{CC}	V	
入力端子容量	C_{IN}	-	2.5	5	pF	OE/$\overline{ST}$端子
入力プルアップ抵抗	R_{UP1}	20	-	150	kΩ	OE/$\overline{ST}$ = 70 % V_{CC}
	R_{UP2}	5	-	60	MΩ	OE/$\overline{ST}$ = 30 % V_{CC}
出力プルダウン抵抗	R_{DN}	0.5	-	5	MΩ	OE/$\overline{ST}$ = GND, OUT = V_{CC}
出力ディセーブル時間 (OE)	tstp_oe	-	-	1	µs	OE端子HIGH → LOW
出力ディセーブル時間 (ST)	tstp_st	-	-	1	µs	$\overline{ST}$端子HIGH → LOW
出力イネーブル時間 (OE)	tsta_oe	-	-	1	µs	OE端子LOW → HIGH
出力イネーブル時間 (ST)	tsta_st	-	-	3	ms	$\overline{ST}$端子LOW → HIGH

([3] 動作条件 による)

項目	記号	規格 Min.	規格 Typ.	規格 Max.	単位	条件
位相ジッタ (オフセット周波数: 12 kHz ~ 20 MHz) V_{CC} = 1.62 V ~ 1.98 V	t_{PJ}	-	-	68.2	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	67.0		20 MHz < fo ≦ 40 MHz
		-	-	76.5		40 MHz < fo ≦ 85 MHz
		-	-	74.1		85 MHz < fo ≦ 125 MHz
		-	-	57.2		125 MHz < fo ≦ 170 MHz
位相ジッタ (オフセット周波数: 12 kHz ~ 20 MHz) V_{CC} = 2.25 V ~ 2.75 V		-	-	67.2	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	65.3		20 MHz < fo ≦ 40 MHz
		-	-	74.8		40 MHz < fo ≦ 85 MHz
		-	-	73.8		85 MHz < fo ≦ 125 MHz
		-	-	55.4		125 MHz < fo ≦ 170 MHz
位相ジッタ (オフセット周波数: 12 kHz ~ 20 MHz) V_{CC} = 2.97 V ~ 3.63 V		-	-	66.9	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	72.9		20 MHz < fo ≦ 40 MHz
		-	-	71.3		40 MHz < fo ≦ 85 MHz
		-	-	68.7		85 MHz < fo ≦ 125 MHz
		-	-	55.4		125 MHz < fo ≦ 170 MHz
Peak to Peak ジッタ (Clock cycle > 50 000) V_{CC} = 1.62 V ~ 1.98 V	t_{p-p}	-	-	366.0	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	263.4		20 MHz < fo ≦ 40 MHz
		-	-	111.0		40 MHz < fo ≦ 85 MHz
		-	-	81.9		85 MHz < fo ≦ 125 MHz
		-	-	80.0		125 MHz < fo ≦ 170 MHz
Peak to Peak ジッタ (Clock cycle > 50 000) V_{CC} = 2.25 V ~ 2.75 V		-	-	346.3	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	203.3		20 MHz < fo ≦ 40 MHz
		-	-	98.3		40 MHz < fo ≦ 85 MHz
		-	-	55.4		85 MHz < fo ≦ 125 MHz
		-	-	42.8		125 MHz < fo ≦ 170 MHz
Peak to Peak ジッタ (Clock cycle > 50 000) V_{CC} = 2.97 V ~ 3.63 V		-	-	344.1	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	199.4		20 MHz < fo ≦ 40 MHz
		-	-	97.2		40 MHz < fo ≦ 85 MHz
		-	-	53.0		85 MHz < fo ≦ 125 MHz
		-	-	33.8		125 MHz < fo ≦ 170 MHz
RMSジッタ (Clock cycle > 50 000) V_{CC} = 1.62 V ~ 1.98 V	t_{RMS}	-	-	33.2	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	23.9		20 MHz < fo ≦ 40 MHz
		-	-	10.0		40 MHz < fo ≦ 85 MHz
		-	-	7.4		85 MHz < fo ≦ 125 MHz
		-	-	7.2		125 MHz < fo ≦ 170 MHz
RMSジッタ (Clock cycle > 50 000) V_{CC} = 2.25 V ~ 2.75 V		-	-	31.4	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	18.4		20 MHz < fo ≦ 40 MHz
		-	-	8.9		40 MHz < fo ≦ 85 MHz
		-	-	5.0		85 MHz < fo ≦ 125 MHz
		-	-	3.8		125 MHz < fo ≦ 170 MHz
RMSジッタ (Clock cycle > 50 000) V_{CC} = 2.97 V ~ 3.63 V		-	-	31.2	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	18.1		20 MHz < fo ≦ 40 MHz
		-	-	8.8		40 MHz < fo ≦ 85 MHz
		-	-	4.8		85 MHz < fo ≦ 125 MHz
		-	-	3.0		125 MHz < fo ≦ 170 MHz
Cycle to Cycleジッタ (Clock cycle > 50 000) V_{CC} = 1.62 V ~ 1.98 V	t_{c-c}	-	-	265.2	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	208.7		20 MHz < fo ≦ 40 MHz
		-	-	75.7		40 MHz < fo ≦ 85 MHz
		-	-	63.3		85 MHz < fo ≦ 125 MHz
		-	-	66.1		125 MHz < fo ≦ 170 MHz
Cycle to Cycleジッタ (Clock cycle > 50 000) V_{CC} = 2.25 V ~ 2.75 V		-	-	253.2	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	128.2		20 MHz < fo ≦ 40 MHz
		-	-	45.3		40 MHz < fo ≦ 85 MHz
		-	-	35.8		85 MHz < fo ≦ 125 MHz
		-	-	34.0		125 MHz < fo ≦ 170 MHz
Cycle to Cycleジッタ (Clock cycle > 50 000) V_{CC} = 2.97 V ~ 3.63 V		-	-	249.9	ps	10 MHz ≦ fo ≦ 20 MHz
		-	-	122.0		20 MHz < fo ≦ 40 MHz
		-	-	42.8		40 MHz < fo ≦ 85 MHz
		-	-	28.0		85 MHz < fo ≦ 125 MHz
		-	-	25.3		125 MHz < fo ≦ 170 MHz

[6] 熱抵抗 (参考値)

* 参考値は、弊社標準納入仕様書には掲載されません。

項目	記号	規格			単位	条件
		Min.	Typ.	Max.		
ジャンクション温度	Tj	-	-	+125	°C	
ジャンクション-ケース表面	θjc	-	15.2	-	°C/W	SG-8101CG
		-	23.1	-		SG-8101CE
		-	16.1	-		SG-8101CB
		-	28.0	-		SG-8101CA
ジャンクション-発振器周囲	θja	-	91.9	-	°C/W	SG-8101CG
		-	103.8	-		SG-8101CE
		-	82.5	-		SG-8101CB
		-	78.8	-		SG-8101CA

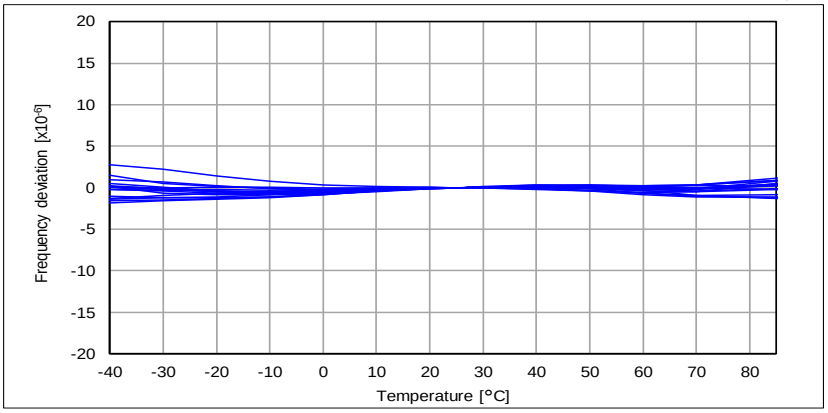
[7] 特性データ (参考値)

* 参考値は、弊社標準納入仕様書には掲載されません。

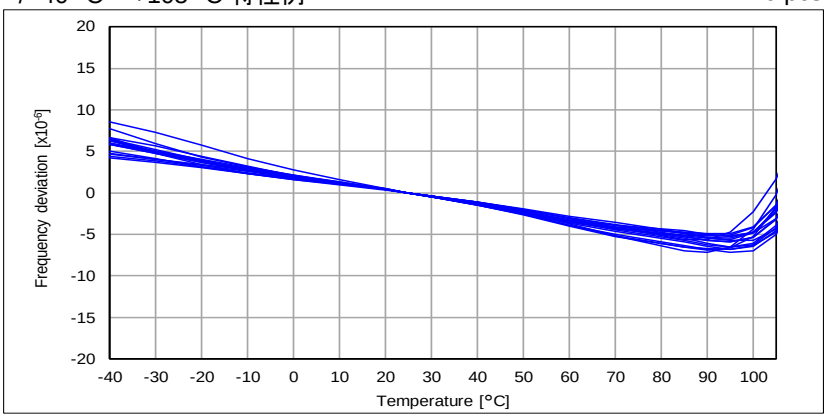
以下は、標準的な特性データ(Typical)です。

(7-1) 周波数温度特性

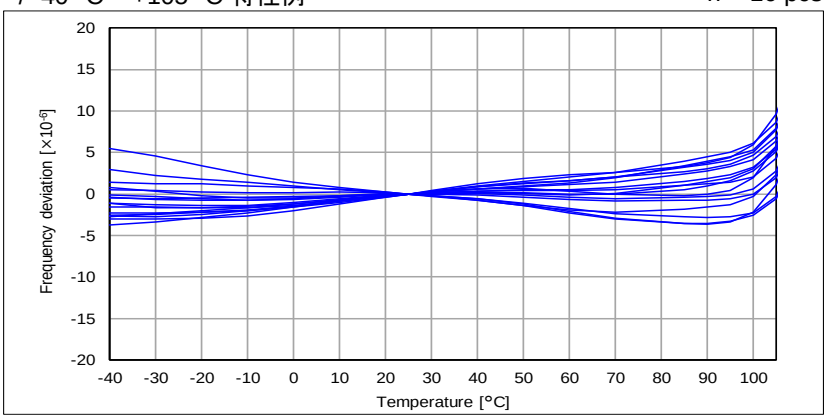
$\pm 15 \times 10^{-6}$ / -40 °C ~ +85 °C 特性例 n = 16 pcs



$\pm 20 \times 10^{-6}$ / -40 °C ~ +105 °C 特性例 n = 16 pcs

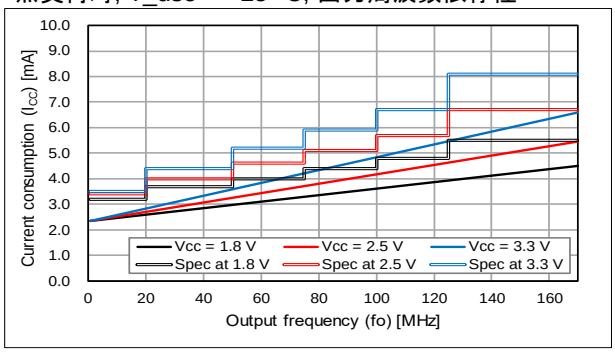


$\pm 50 \times 10^{-6}$ / -40 °C ~ +105 °C 特性例 n = 16 pcs

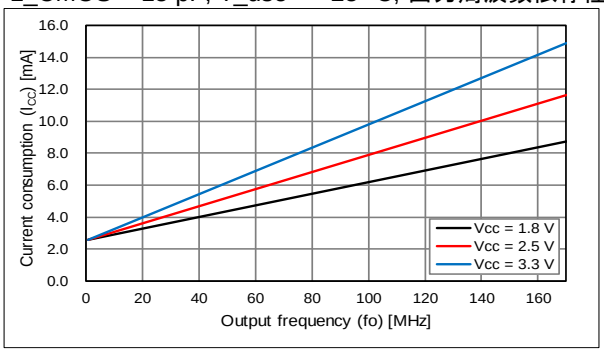


(7-2) 消費電流

無負荷時, T_use = +25 °C, 出力周波数依存性

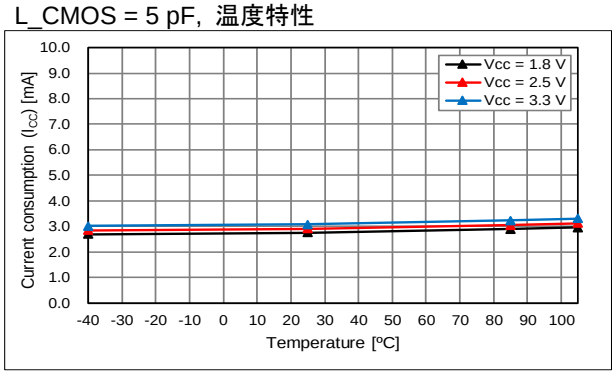


L_CMOS = 15 pF, T_use = +25 °C, 出力周波数依存性

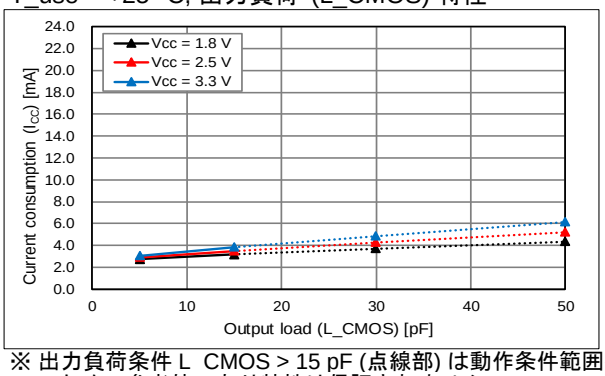


fo = 19.2 MHz

L_CMOS = 5 pF, 温度特性



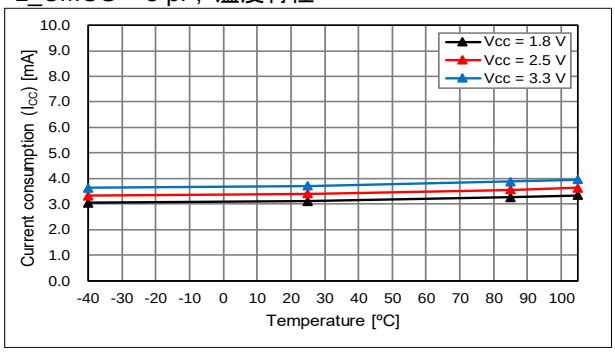
T_use = +25 °C, 出力負荷 (L_CMOS) 特性



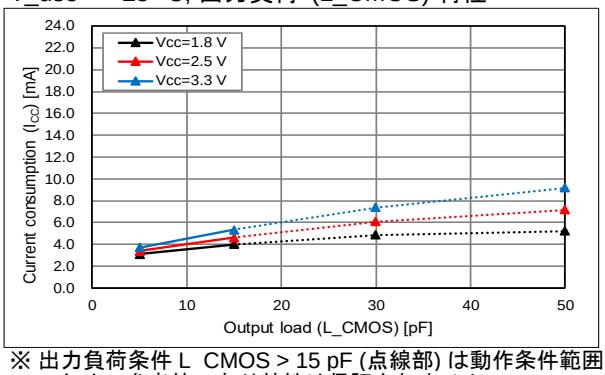
※ 出力負荷条件 L CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 40 MHz

L_CMOS = 5 pF, 温度特性



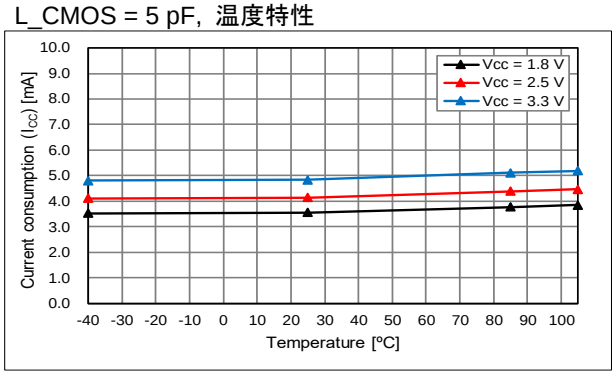
T_use = +25 °C, 出力負荷 (L_CMOS) 特性



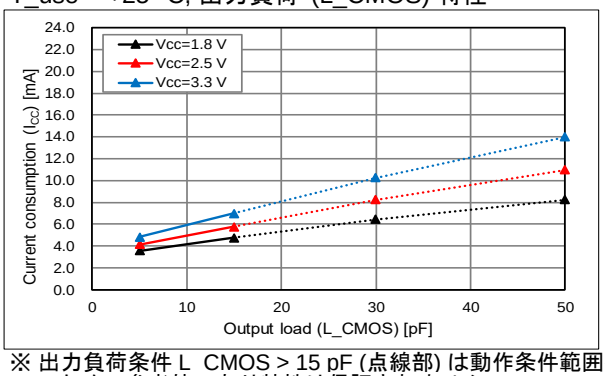
※ 出力負荷条件 L CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 60 MHz

L_CMOS = 5 pF, 温度特性



T_use = +25 °C, 出力負荷 (L_CMOS) 特性

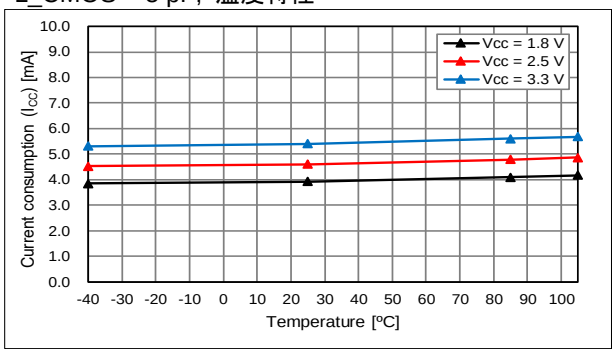


※ 出力負荷条件 L CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

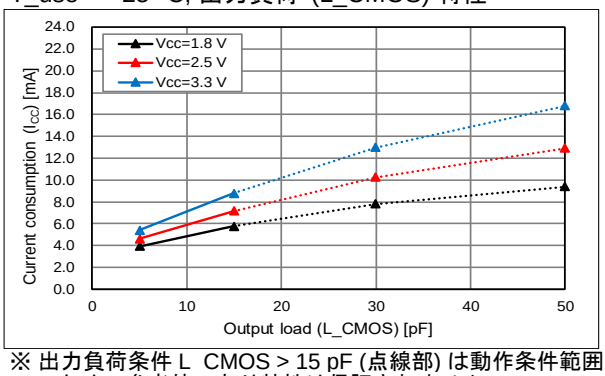
(7-2) 消費電流［続き］

fo = 80 MHz

L_CMOS = 5 pF, 温度特性



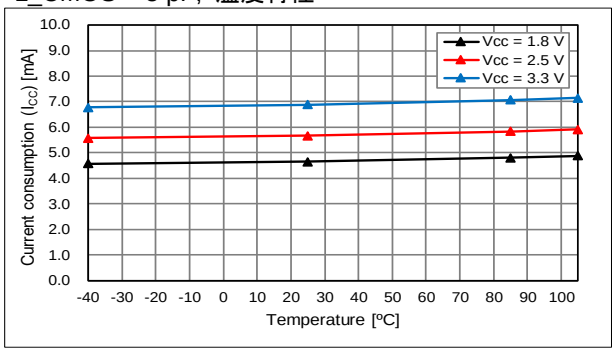
T_use = +25 °C, 出力負荷 (L_CMOS) 特性



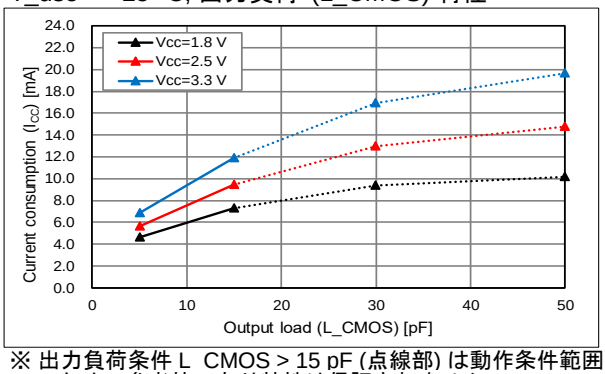
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 122.88 MHz

L_CMOS = 5 pF, 温度特性



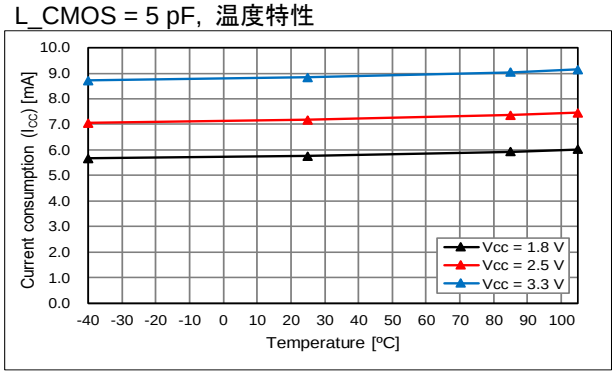
T_use = +25 °C, 出力負荷 (L_CMOS) 特性



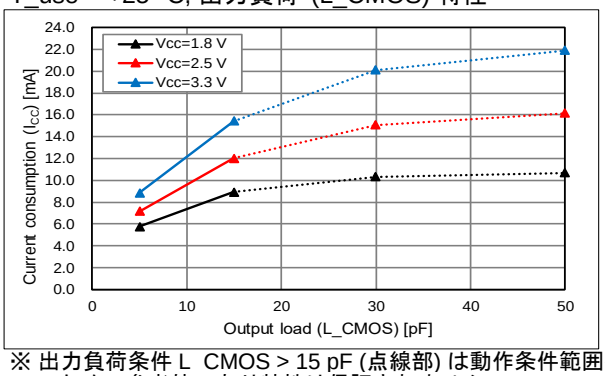
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 170 MHz

L_CMOS = 5 pF, 温度特性



T_use = +25 °C, 出力負荷 (L_CMOS) 特性



※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

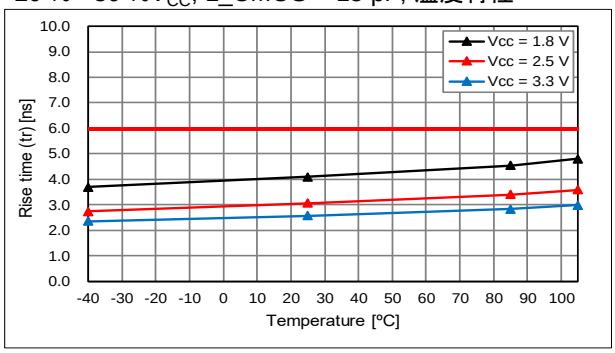
発振器の実消費電流は、発振器が動作するために必要な電流(無負荷時消費電流)と、負荷駆動電流 (fo × L_CMOS × V_{CC}) の合計になります。システムの低消費電流化には、クロック周波数の低速化、電源電圧の低電圧化、負荷容量の削減が効果があります。

(7-3) 立上り/立下り時間

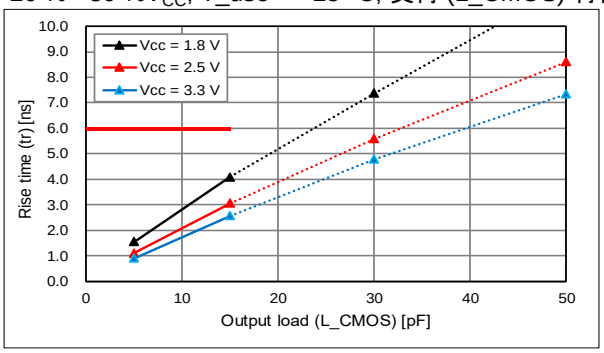
fo = 19.2 MHz, tr/tf:標準モード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

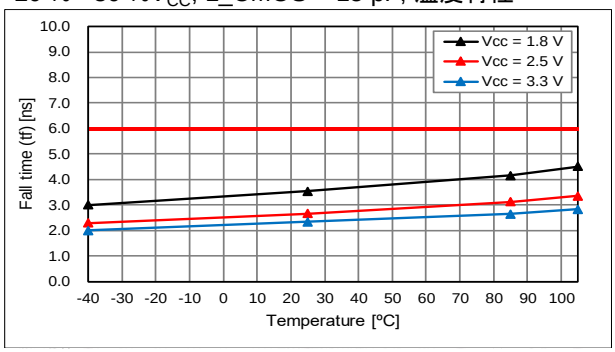


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

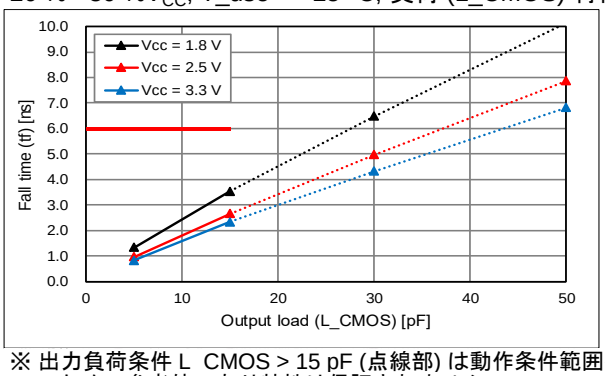


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

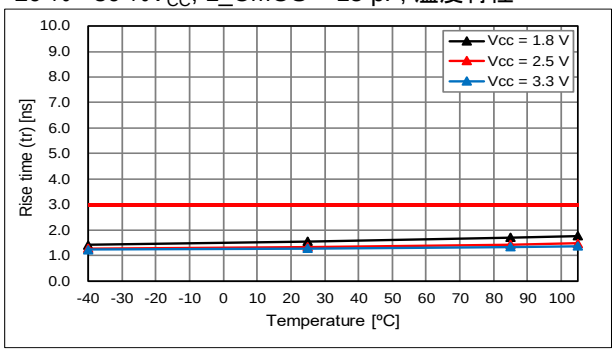


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

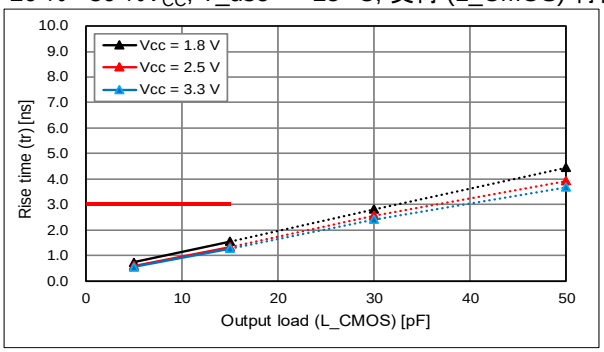
fo = 19.2 MHz, tr/tf:高ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

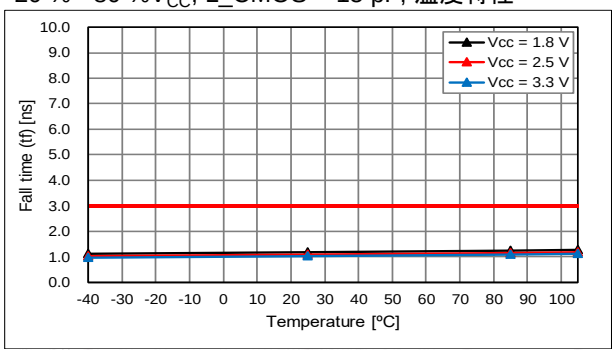


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

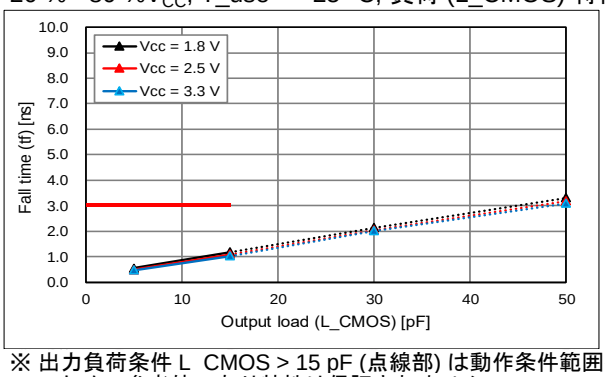


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



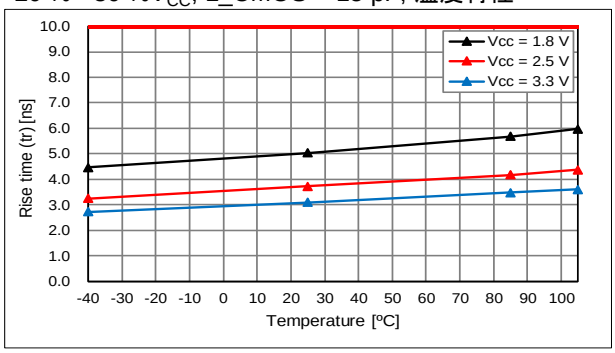
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

(7-3) 立上り/立下り時間［続き］

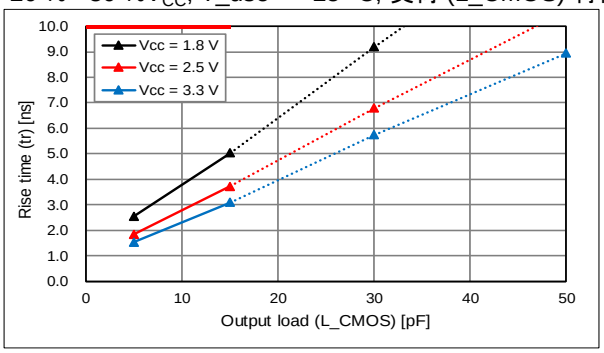
fo = 19.2 MHz, tr/tf:低ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

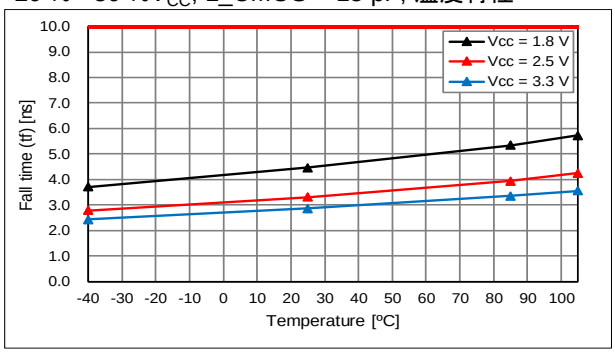


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

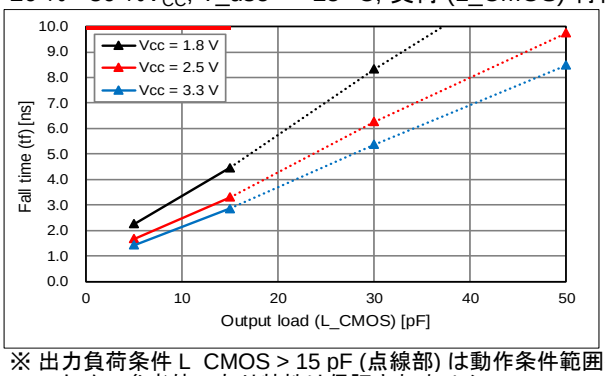


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



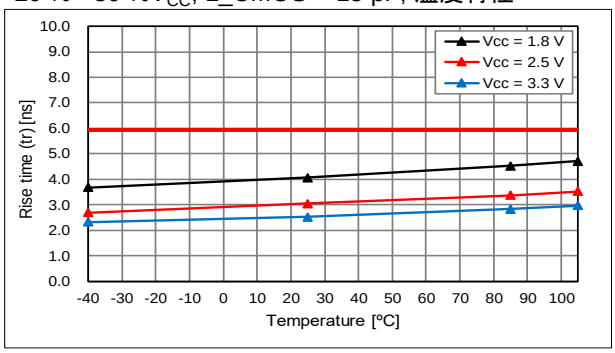
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

(7-3) 立上り/立下り時間［続き］

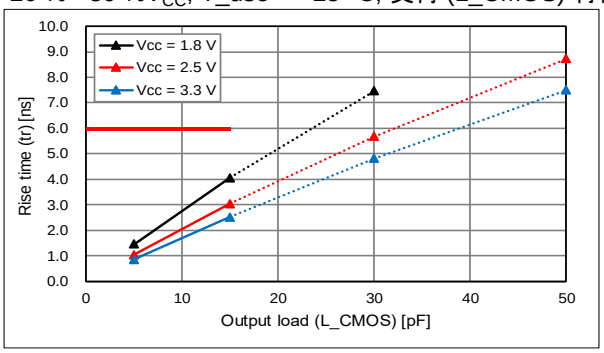
fo = 40 MHz, tr/tf:標準モード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

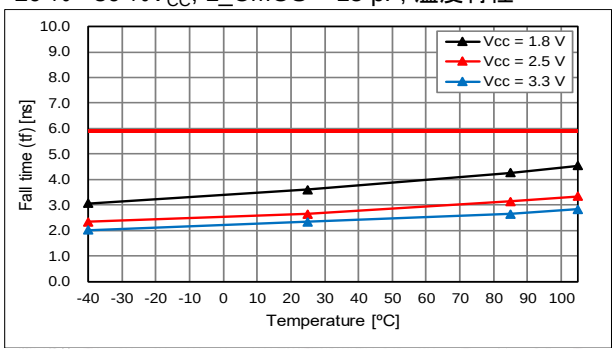


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

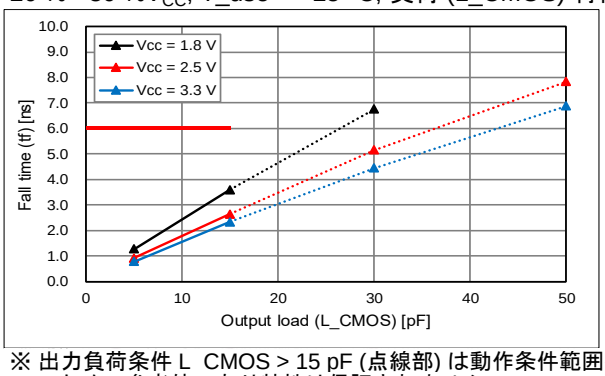


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

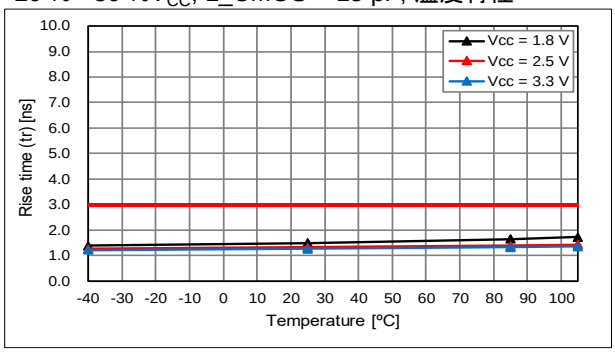


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

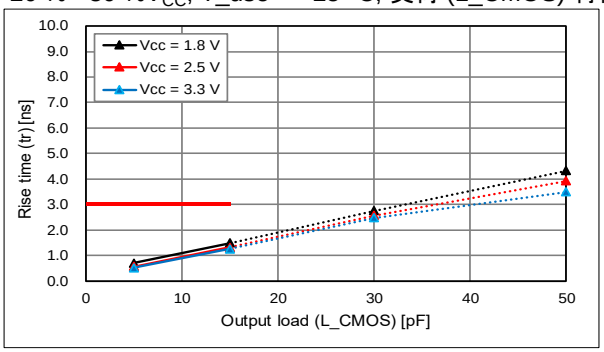
fo = 40 MHz, tr/tf:高ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

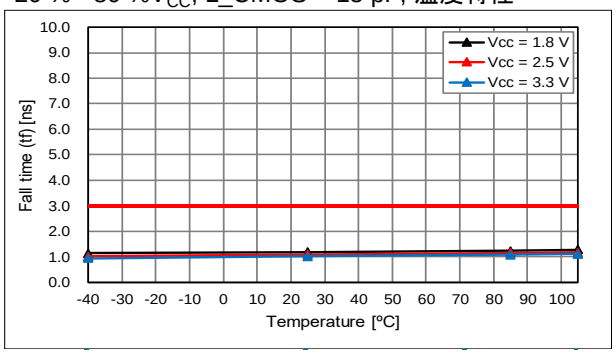


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

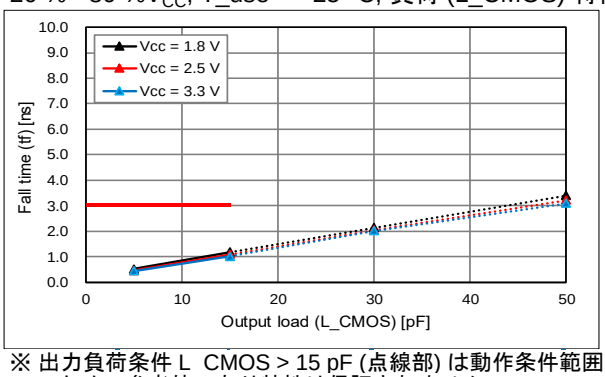


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



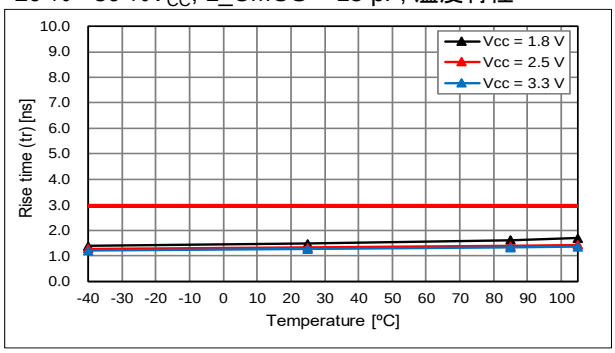
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

(7-3) 立上り/立下り時間［続き］

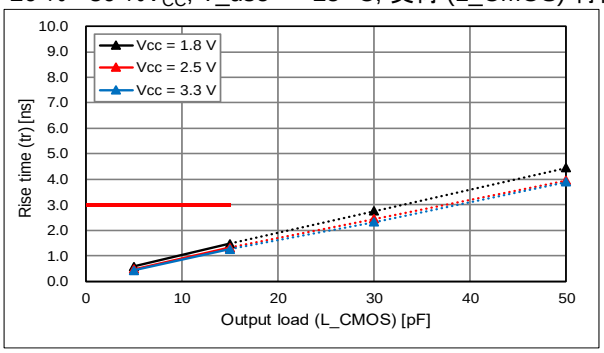
fo = 60 MHz, tr/tf:標準＆高ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

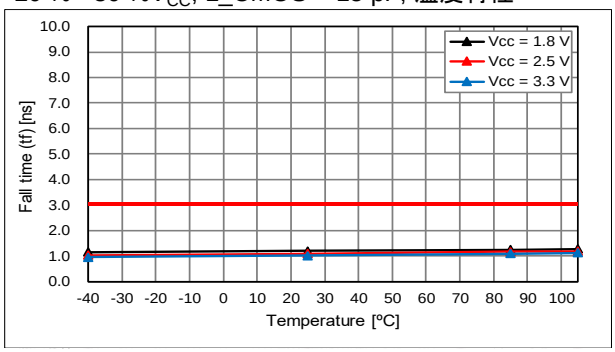


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

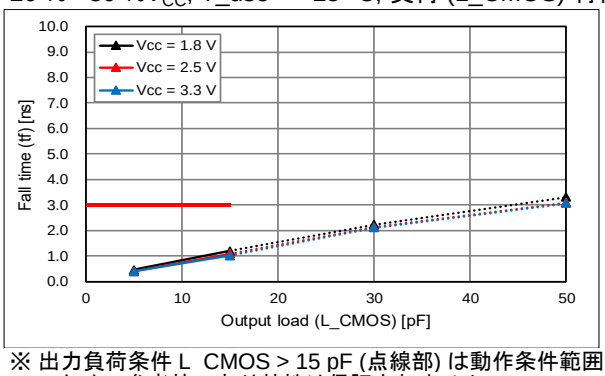


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

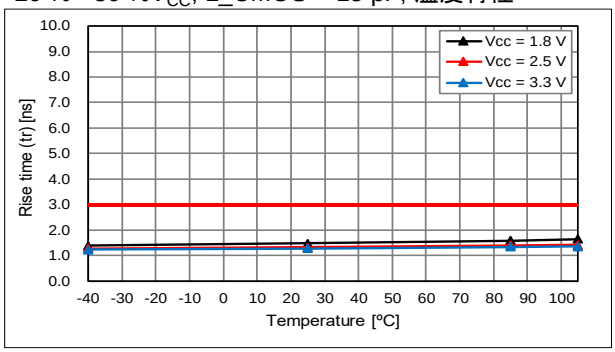


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

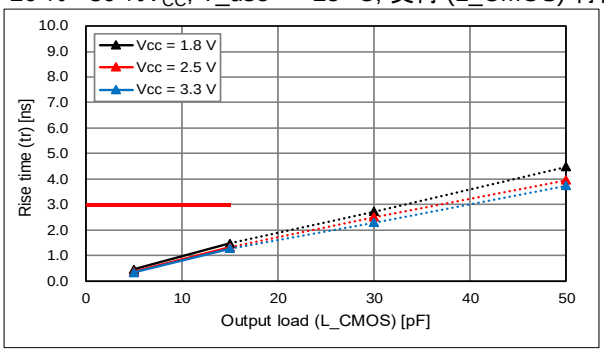
fo = 80 MHz, tr/tf:標準＆高ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

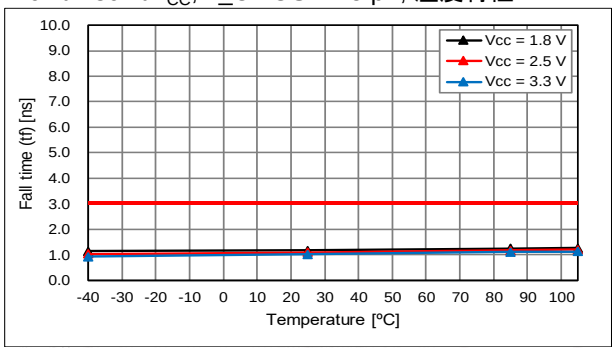


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

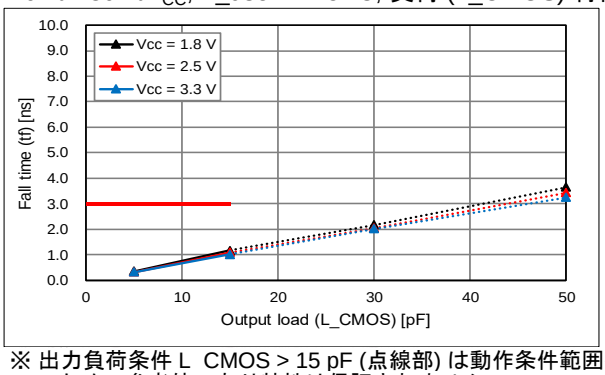


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



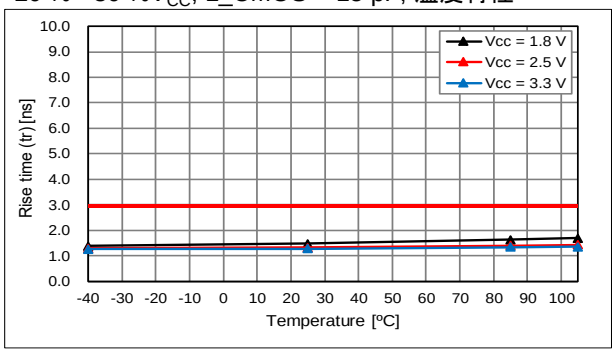
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

(7-3) 立上り/立下り時間［続き］

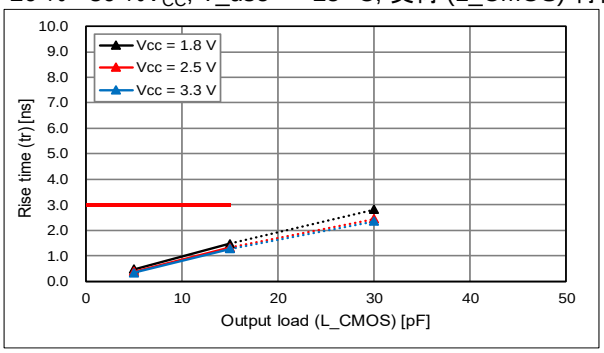
fo = 122.88 MHz, tr/tf:標準＆高ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

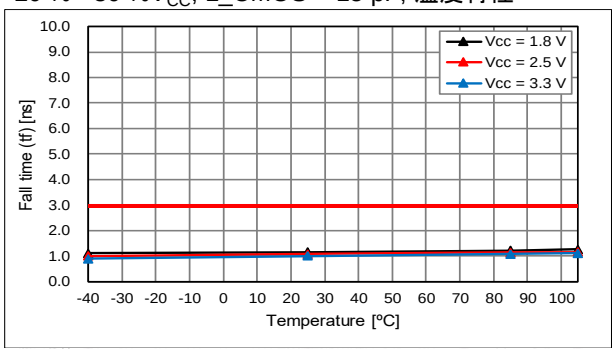


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

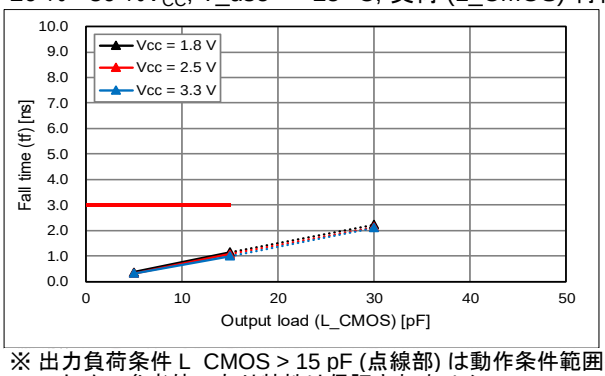


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

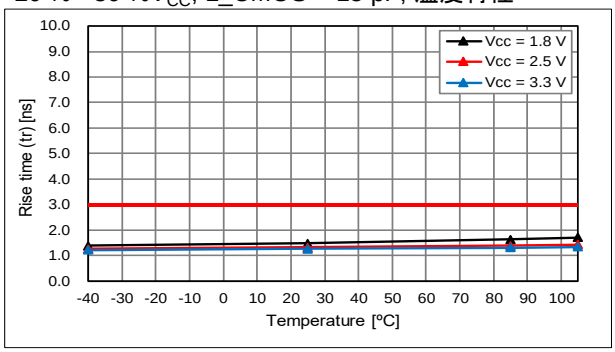


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

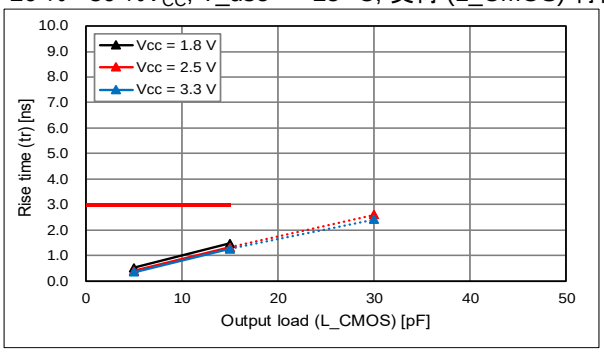
fo = 170 MHz, tr/tf:標準＆高ドライブモード

立上り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性

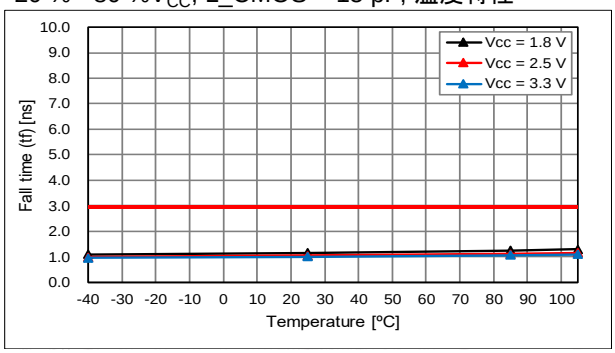


20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

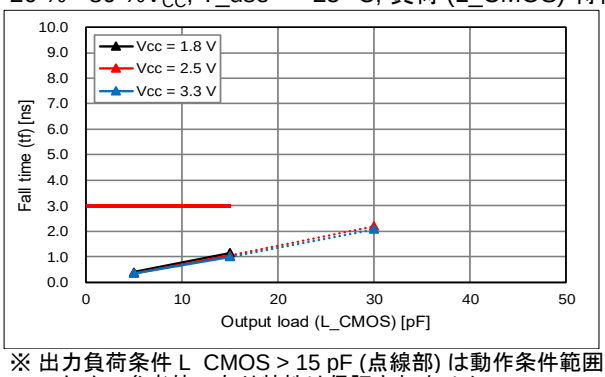


立下り時間

20 % - 80 %V_{CC}, L_CMOS = 15 pF, 温度特性



20 % - 80 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

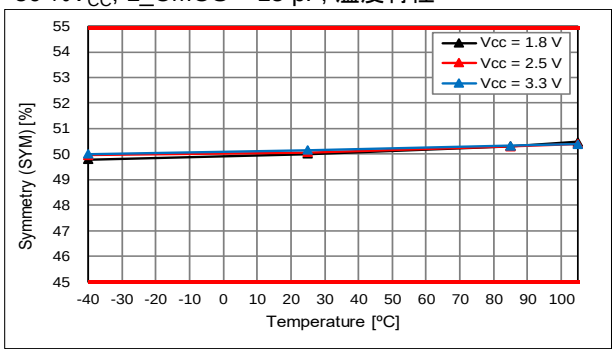


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

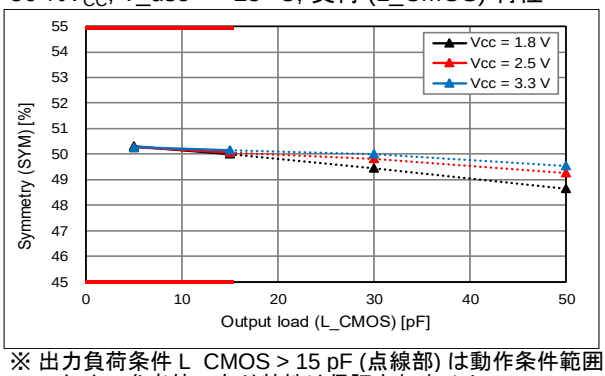
(7-4) 波形シンメトリ

fo = 19.2 MHz, tr/tf:標準モード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



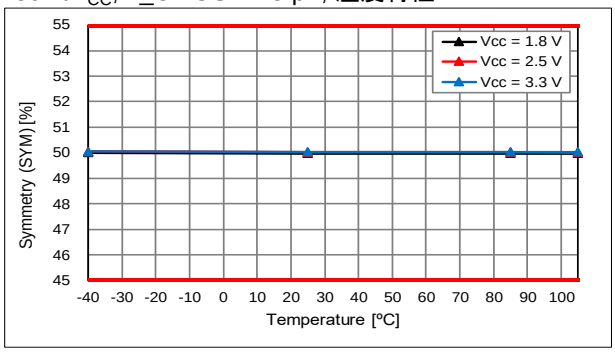
50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



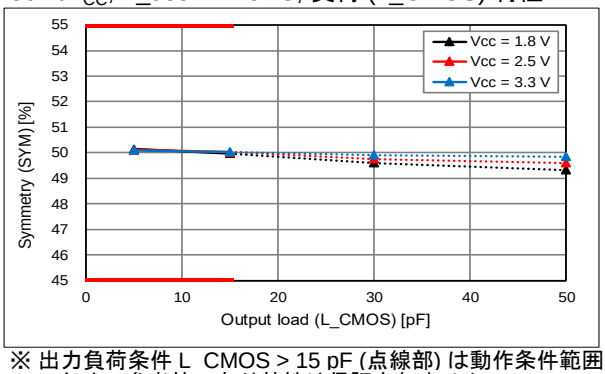
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 19.2 MHz, tr/tf:高ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



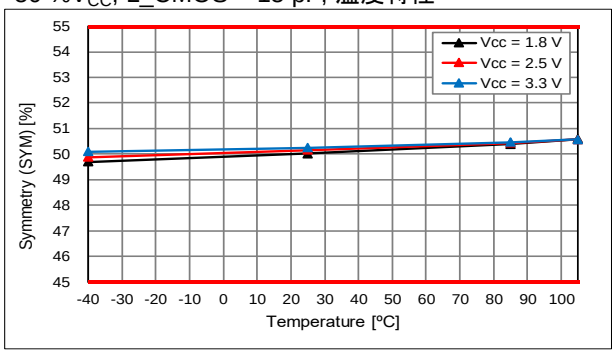
50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



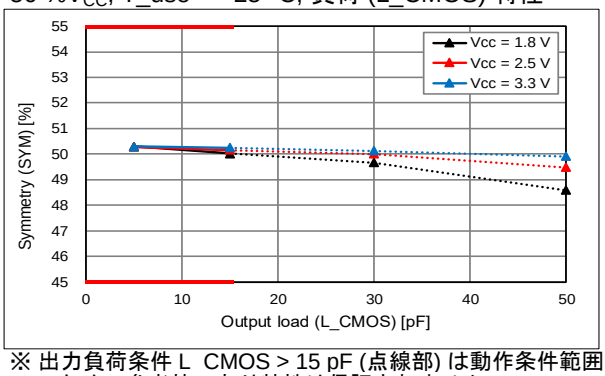
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 19.2 MHz, tr/tf:低ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

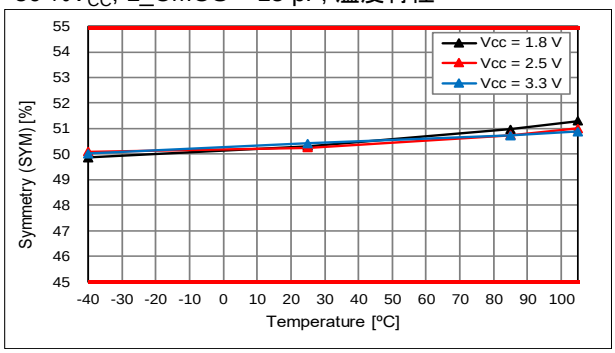


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

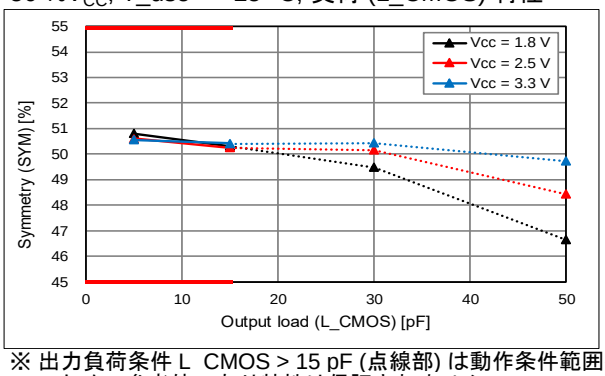
(7-4) 波形シンメトリ［続き］

fo = 40 MHz, tr/tf:標準モード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



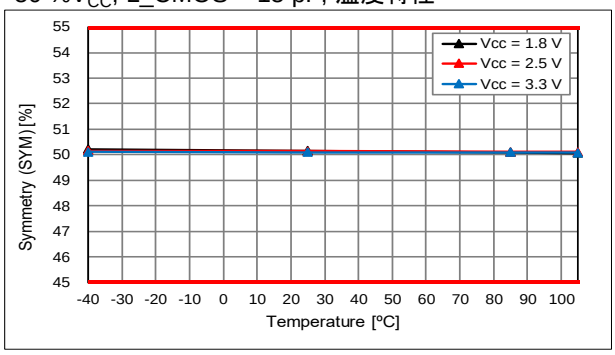
50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



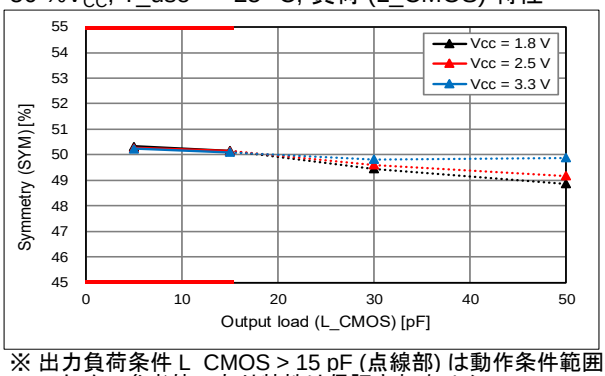
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 40 MHz, tr/tf:高ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



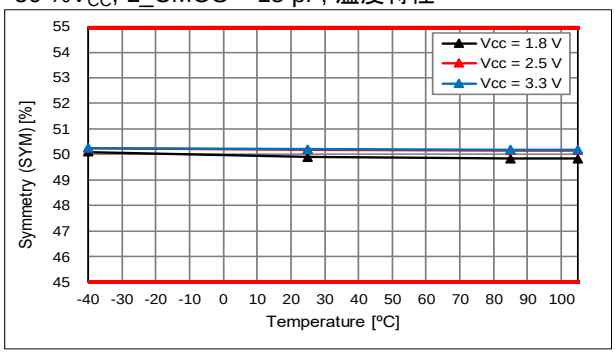
50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



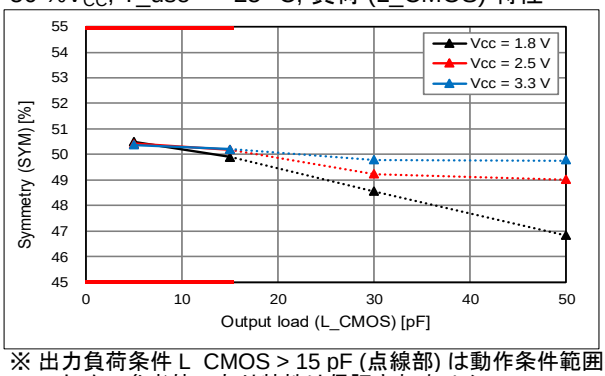
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 60 MHz, tr/tf:標準＆高ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



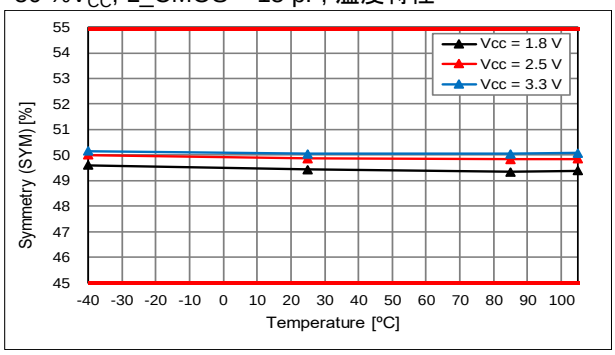
50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



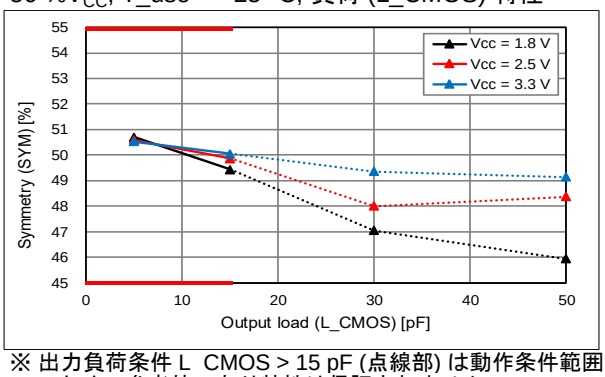
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 80 MHz, tr/tf:標準＆高ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

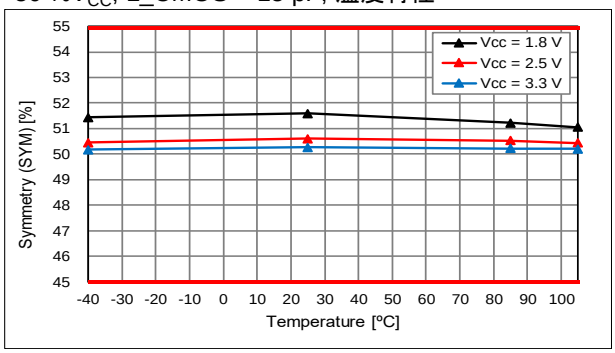


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

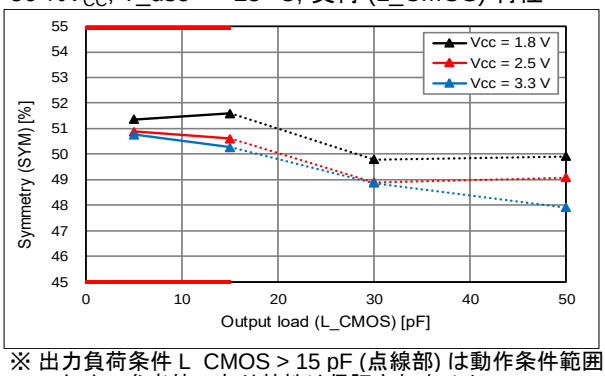
(7-4) 波形シンメトリ［続き］

fo = 122.88 MHz, tr/tf:標準＆高ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



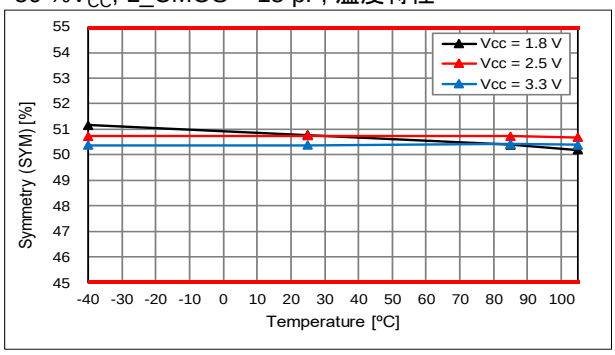
50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性



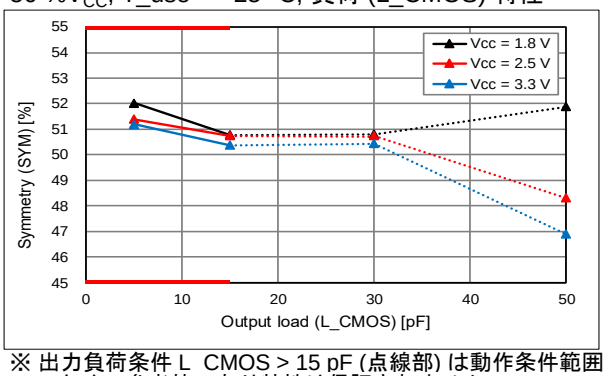
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 170 MHz, tr/tf:標準＆高ドライブモード

50 %V_{CC}, L_CMOS = 15 pF, 温度特性



50 %V_{CC}, T_use = +25 °C, 負荷 (L_CMOS) 特性

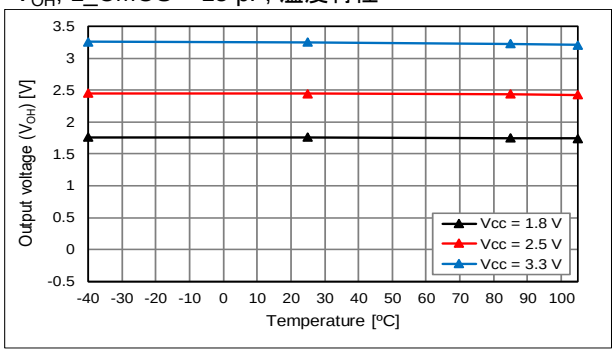


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

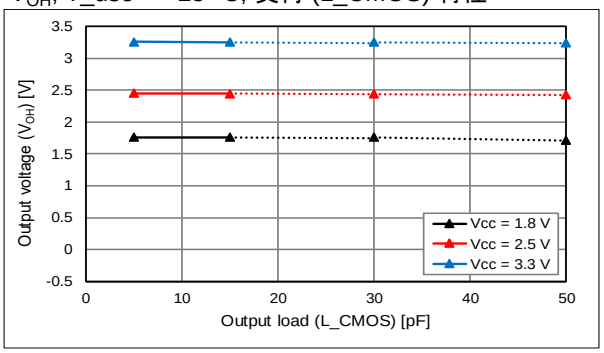
(7-5) 出力電圧

fo = 19.2 MHz, tr/tf:標準モード

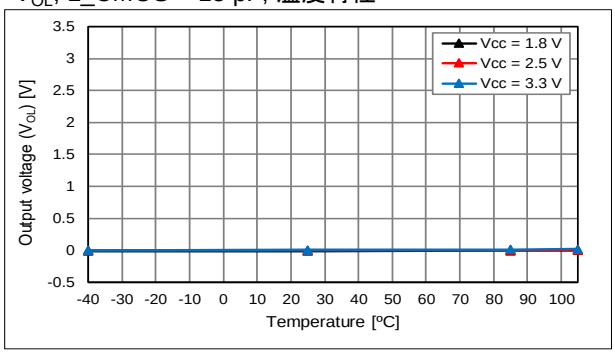
V_{OH}, L_CMOS = 15 pF, 温度特性



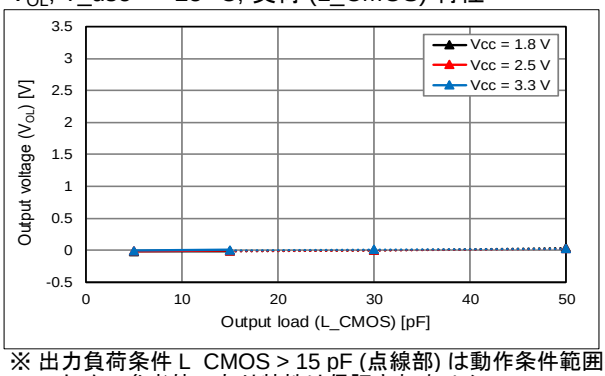
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



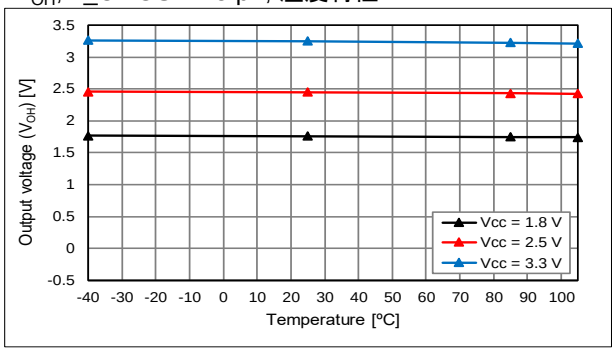
V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性



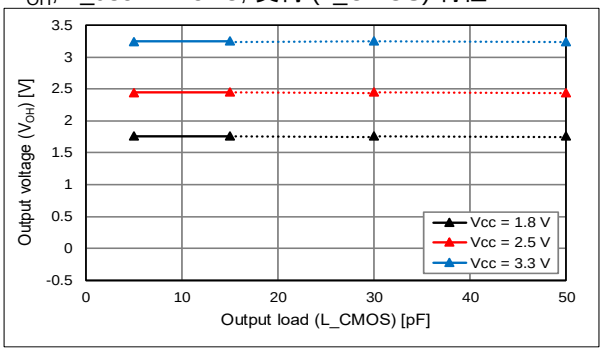
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 19.2 MHz, tr/tf:高ドライブモード

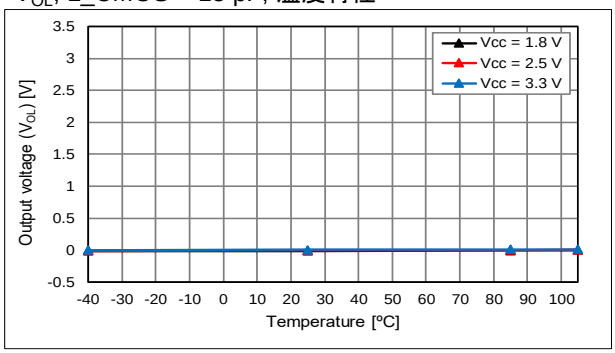
V_{OH}, L_CMOS = 15 pF, 温度特性



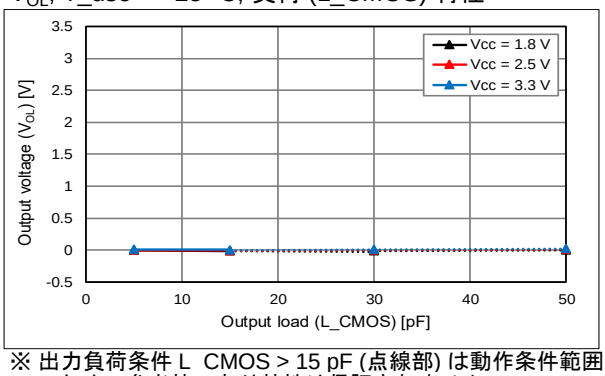
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性

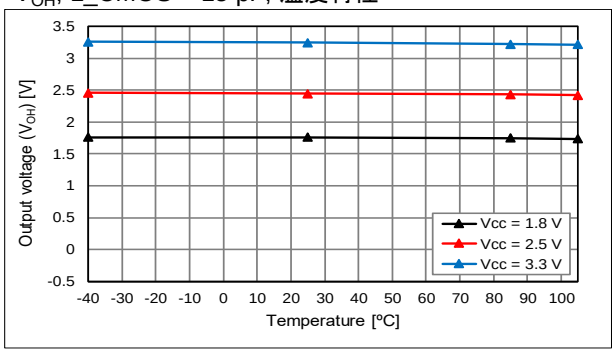


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

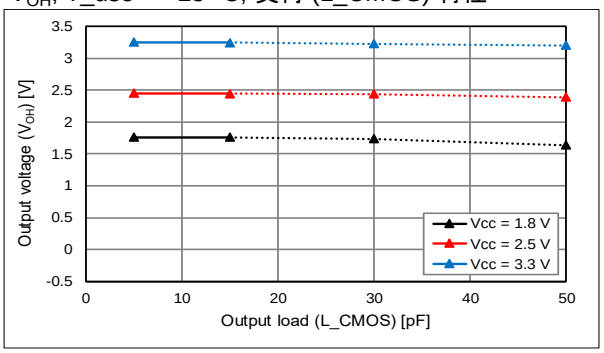
(7-5) 出力電圧［続き］

fo = 19.2 MHz, tr/tf:低ドライブモード

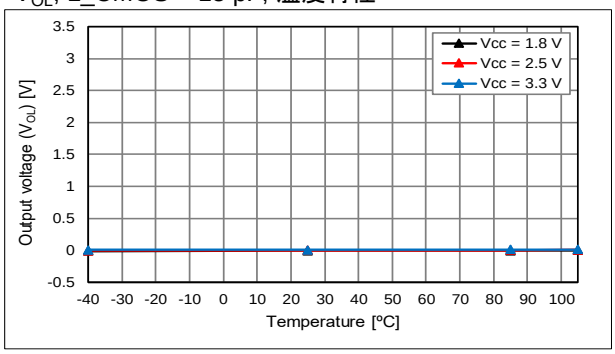
V_{OH}, L_CMOS = 15 pF, 温度特性



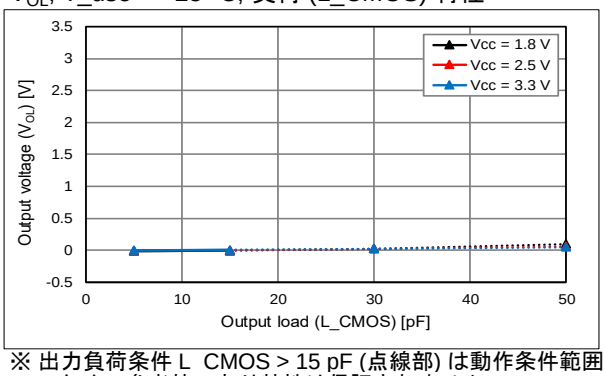
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



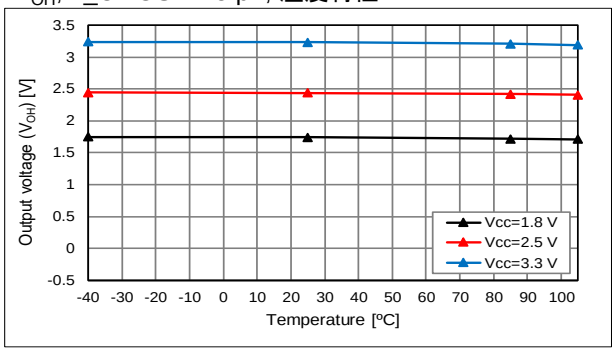
V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性



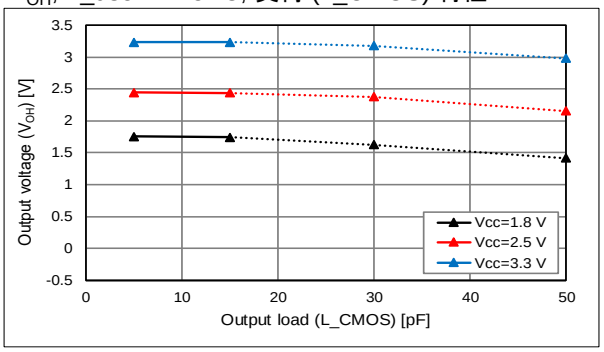
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 40 MHz, tr/tf:標準モード

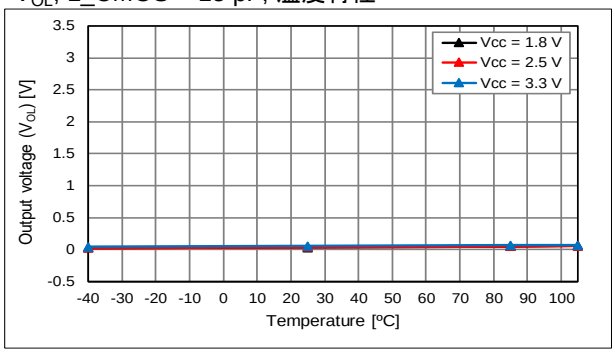
V_{OH}, L_CMOS = 15 pF, 温度特性



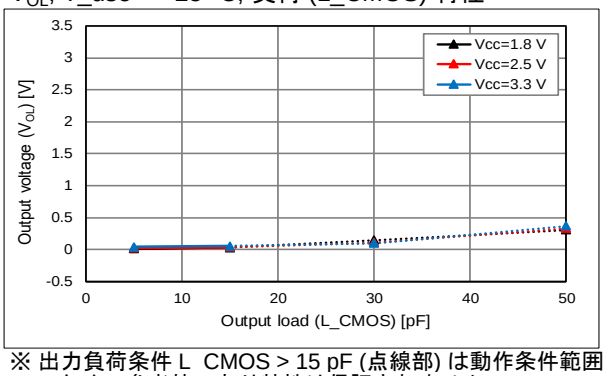
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性

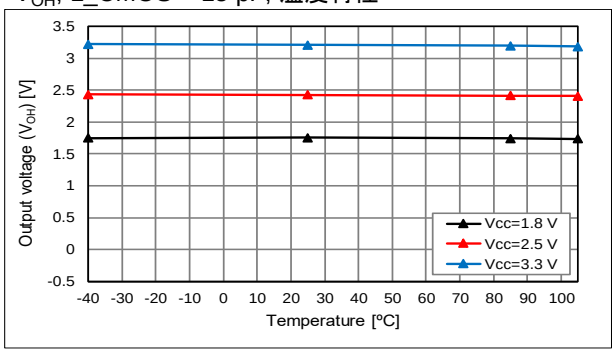


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

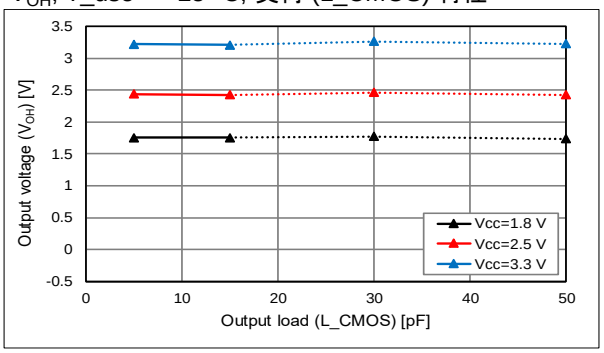
(7-5) 出力電圧［続き］

fo = 40 MHz, tr/tf:高ドライブモード

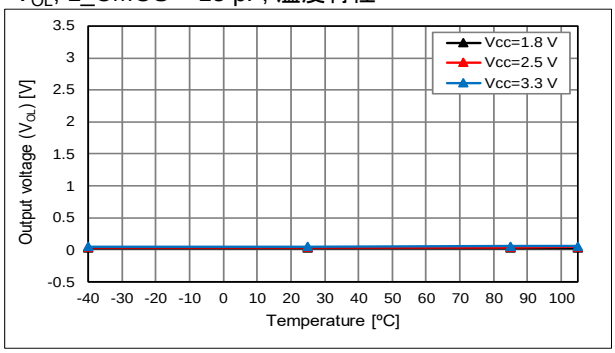
V_{OH}, L_CMOS = 15 pF, 温度特性



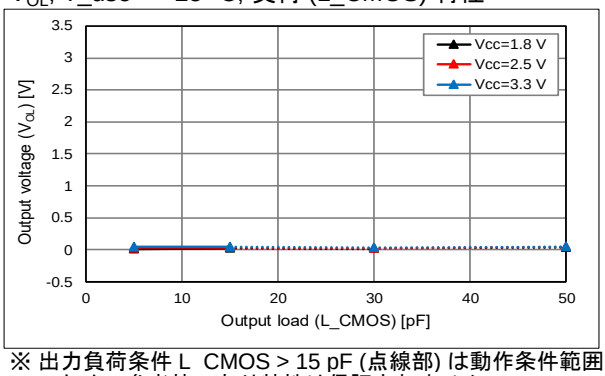
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



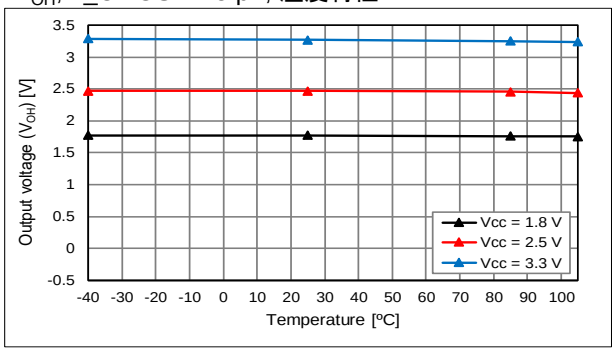
V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性



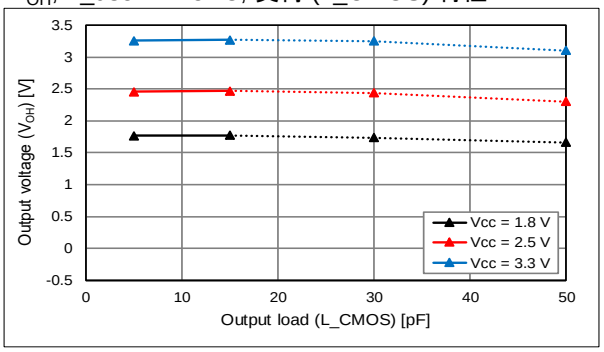
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 60 MHz, tr/tf:標準＆高ドライブモード

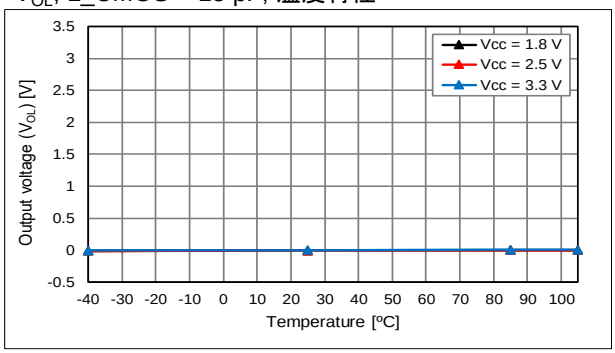
V_{OH}, L_CMOS = 15 pF, 温度特性



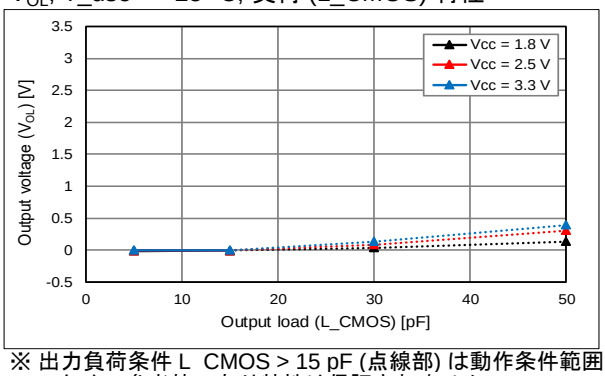
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性

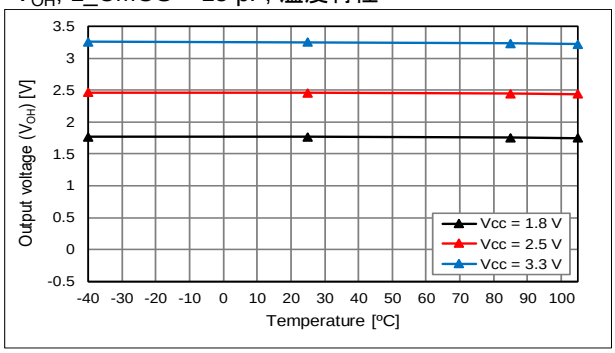


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

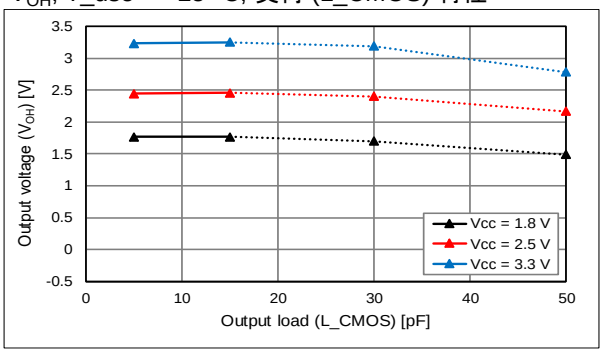
(7-5) 出力電圧［続き］

fo = 80 MHz, tr/tf:標準＆高ドライブモード

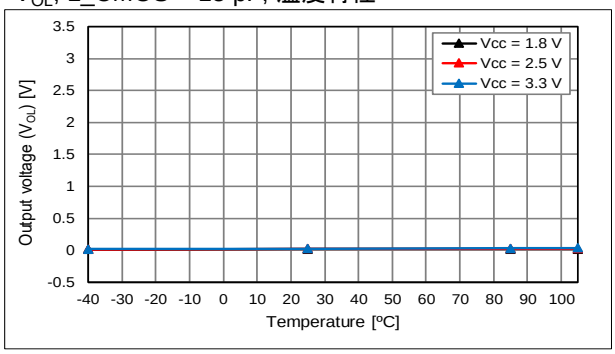
V_{OH}, L_CMOS = 15 pF, 温度特性



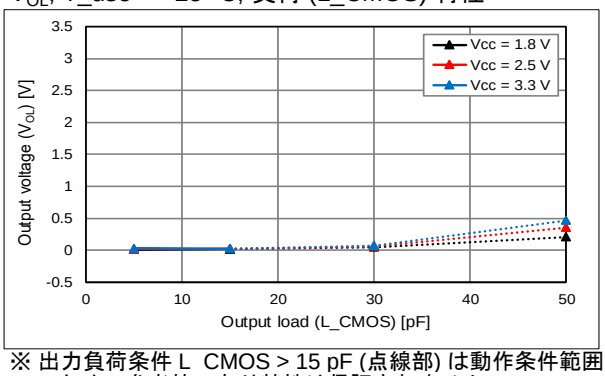
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



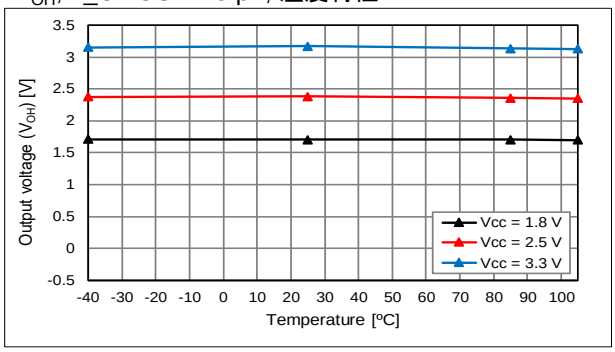
V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性



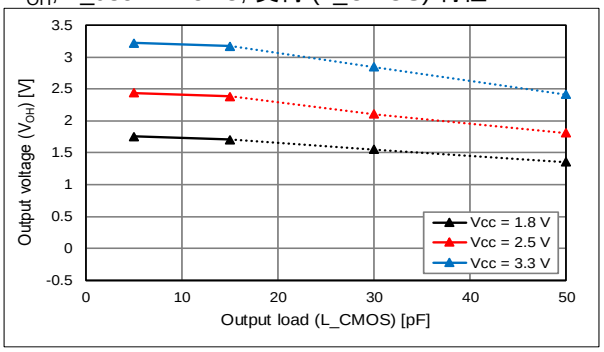
※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

fo = 122.88 MHz, tr/tf:標準＆高ドライブモード

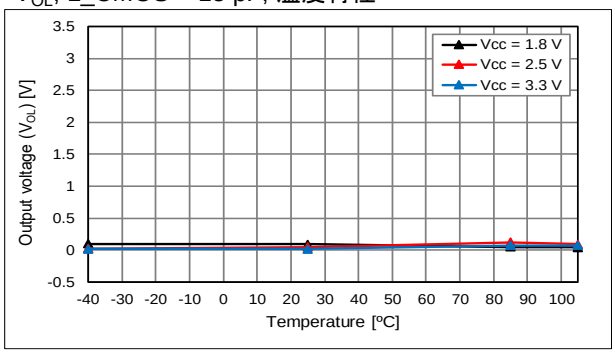
V_{OH}, L_CMOS = 15 pF, 温度特性



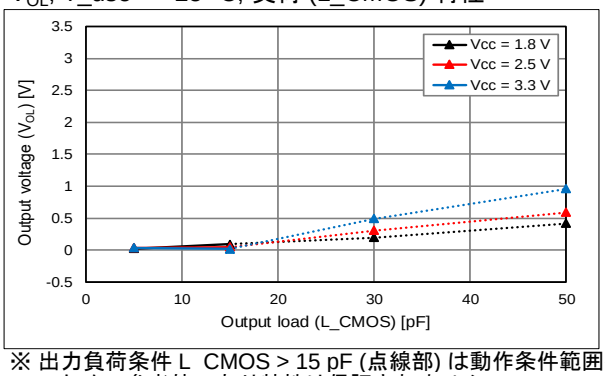
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性

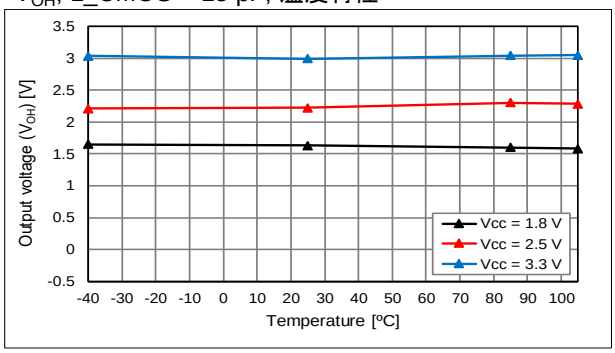


※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

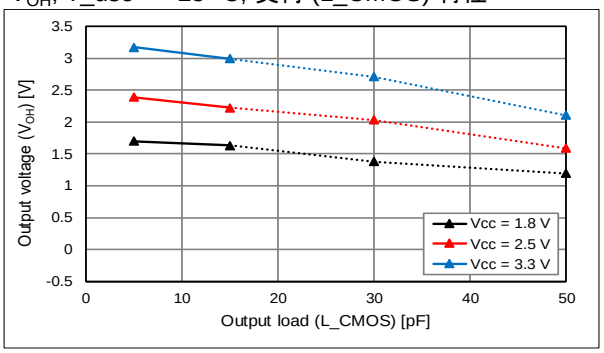
(7-5) 出力電圧［続き］

fo = 170 MHz, tr/tf:標準＆高ドライブモード

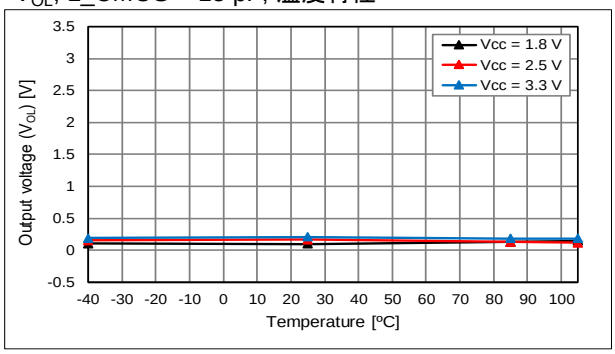
V_{OH}, L_CMOS = 15 pF, 温度特性



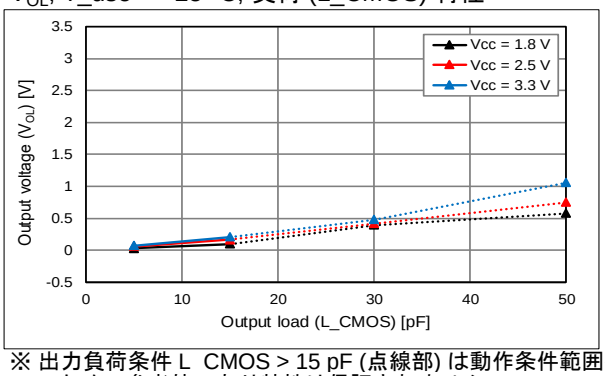
V_{OH}, T_use = +25 °C, 負荷 (L_CMOS) 特性



V_{OL}, L_CMOS = 15 pF, 温度特性



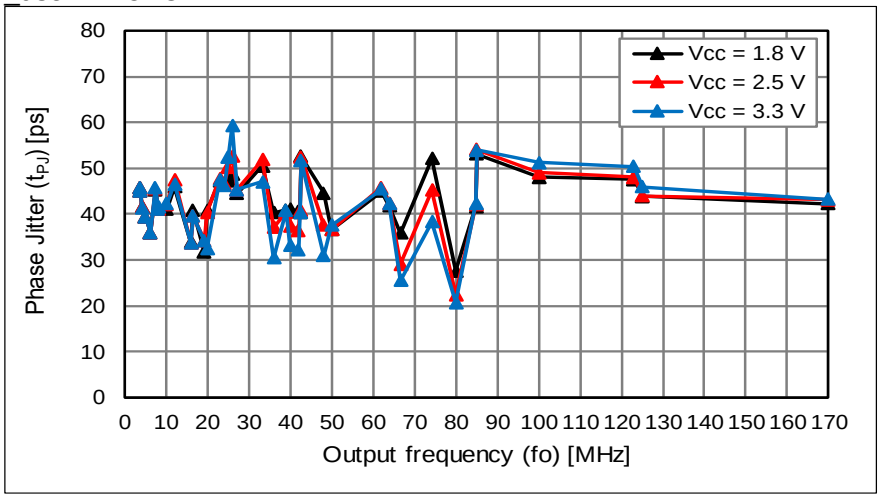
V_{OL}, T_use = +25 °C, 負荷 (L_CMOS) 特性



※ 出力負荷条件 L_CMOS > 15 pF (点線部) は動作条件範囲外のため、参考値であり特性は保証されません。

(7-6) 位相ジッタ

T_use = +25 °C

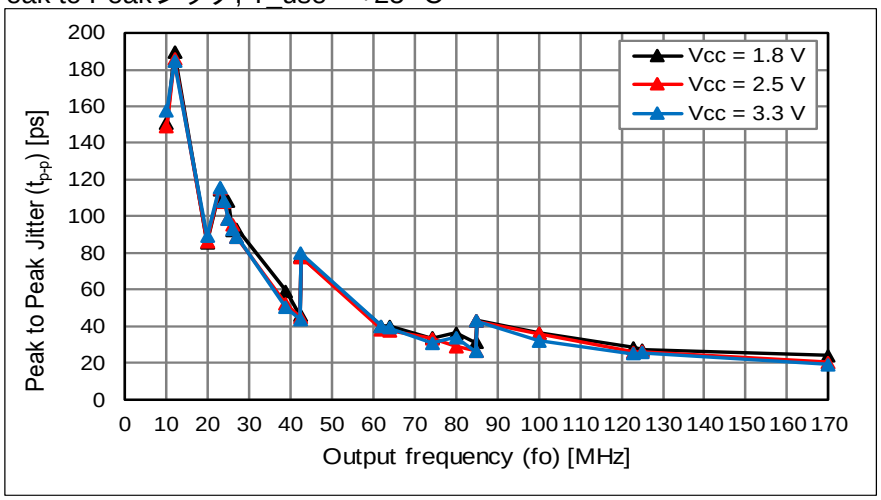


※オフセット周波数

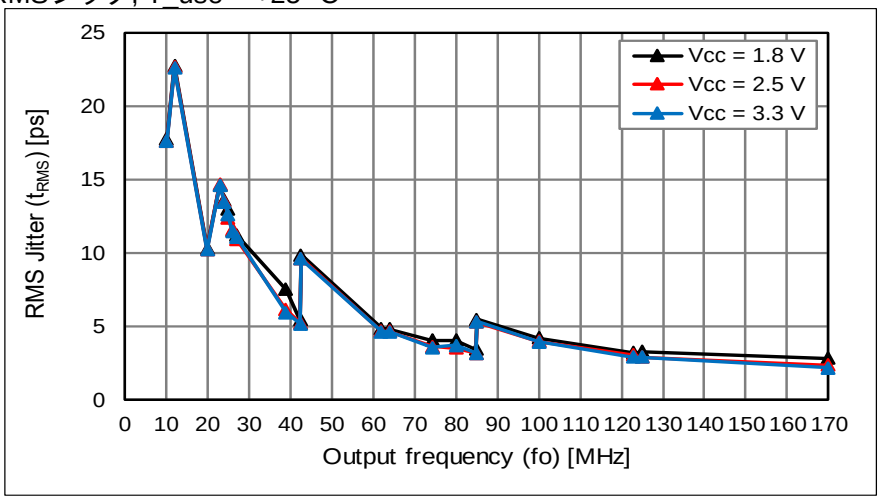
fo < 10 MHz:	12 kHz ~ 1 MHz
10 MHz ≤ fo < 39 MHz:	12 kHz ~ 5 MHz
fo ≥ 39 MHz:	12 kHz ~ 20 MHz

(7-7) ジッタ

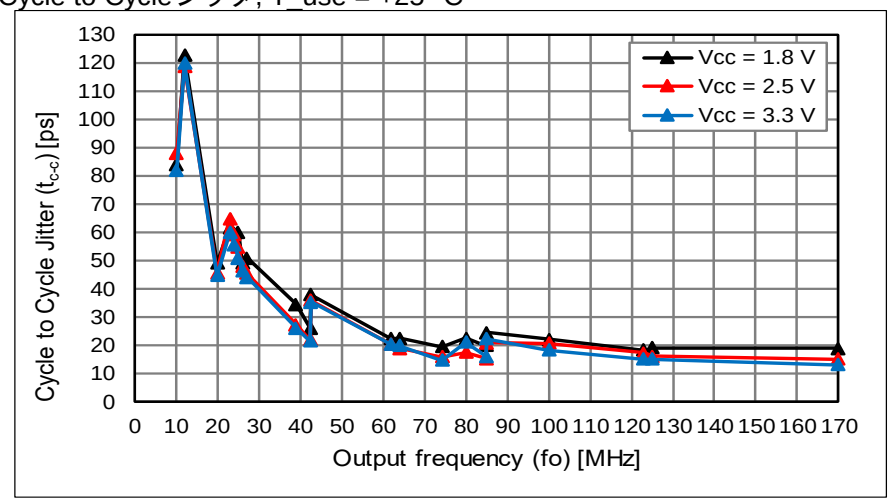
Peak to Peakジッタ, T_use = +25 °C



RMSジッタ, T_use = +25 °C



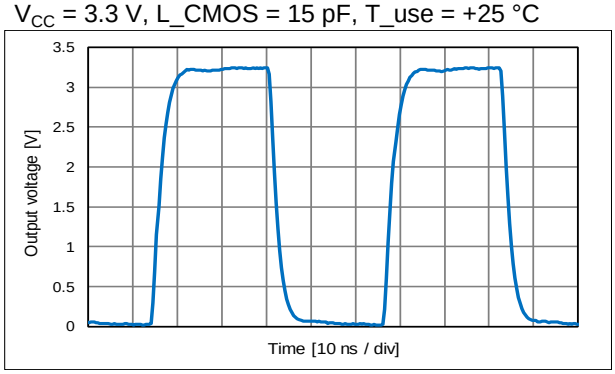
Cycle to Cycleジッタ, T_use = +25 °C



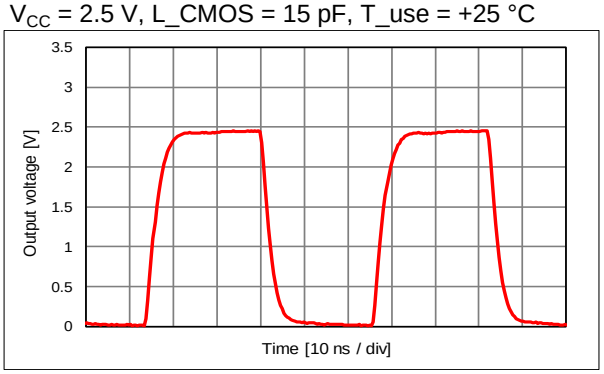
(7-8) 出力波形

fo = 19.2 MHz, tr/tf:標準モード

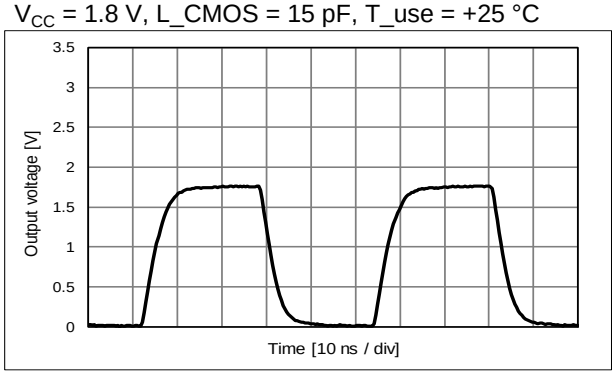
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C

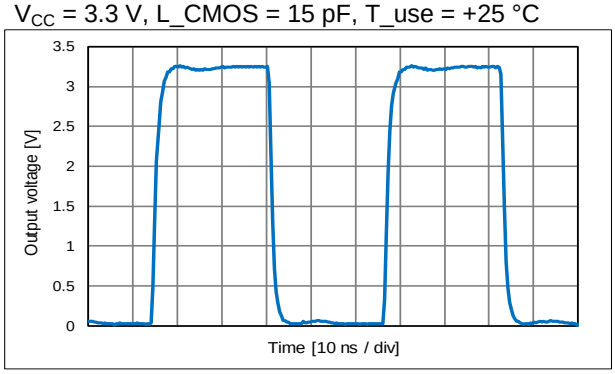


V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C

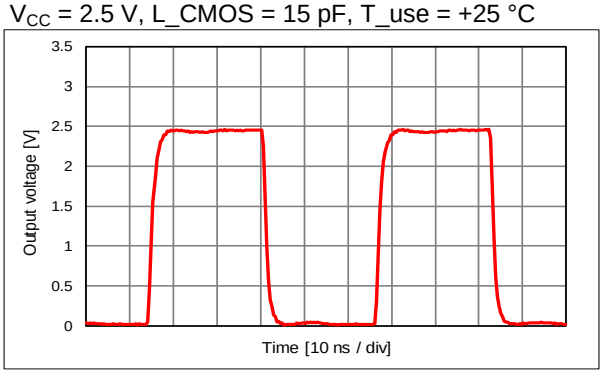


fo = 19.2 MHz, tr/tf:高ドライブモード

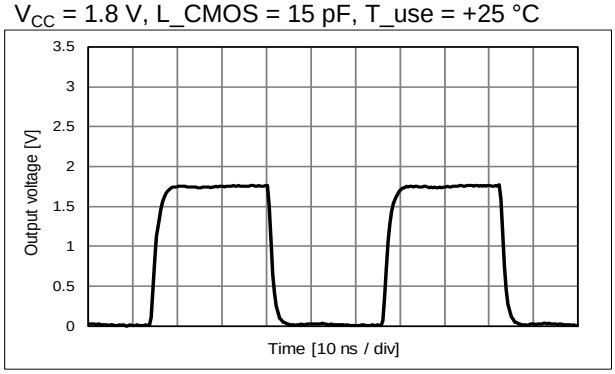
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C



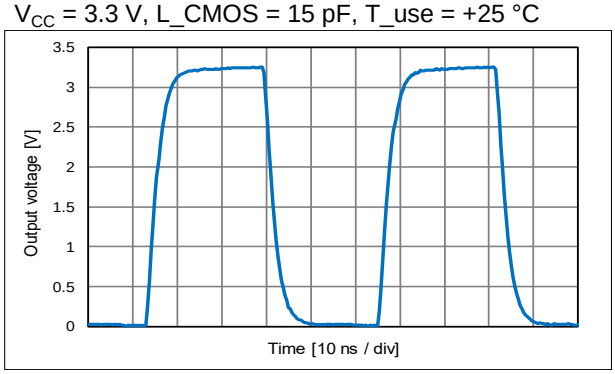
V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C



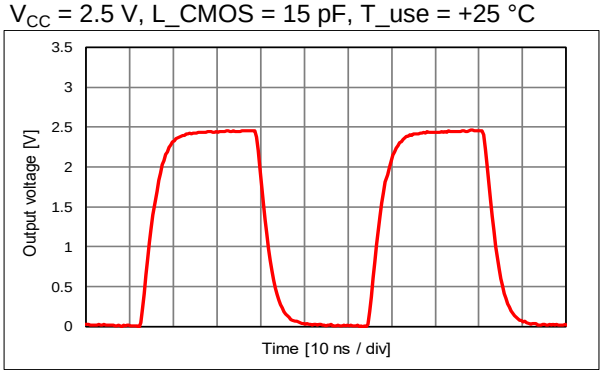
(7-8) 出力波形［続き］

fo = 19.2 MHz, tr/tf:低ドライブモード

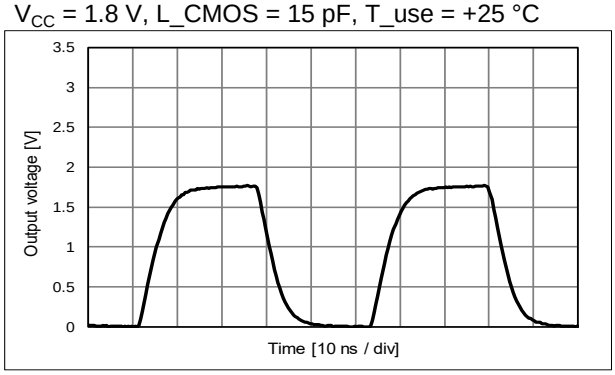
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C

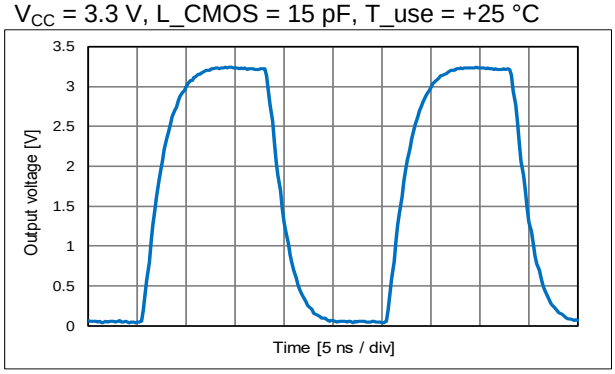


V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C

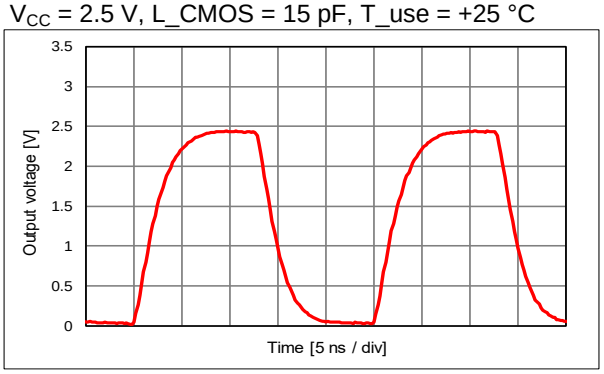


fo = 40 MHz, tr/tf:標準モード

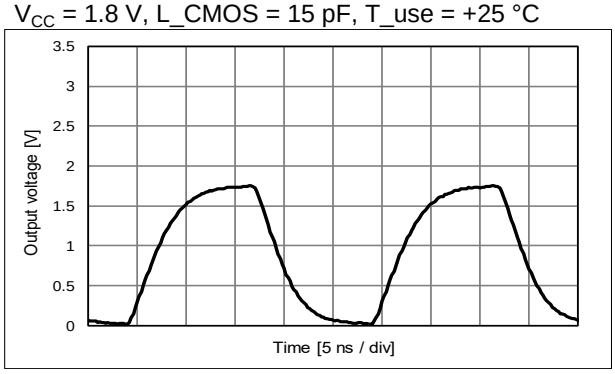
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C



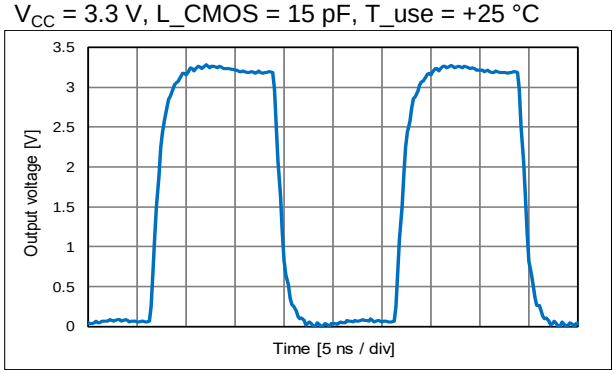
V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C



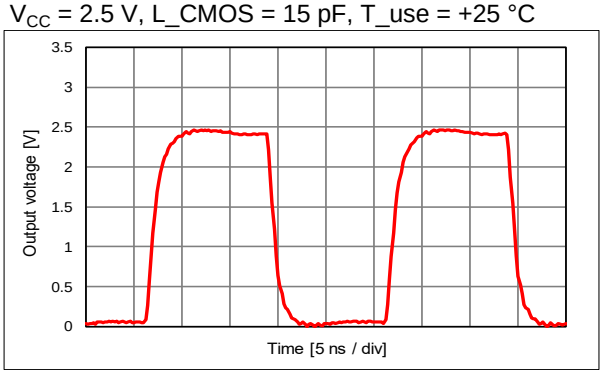
(7-8) 出力波形［続き］

fo = 40 MHz, tr/tf:高ドライブモード

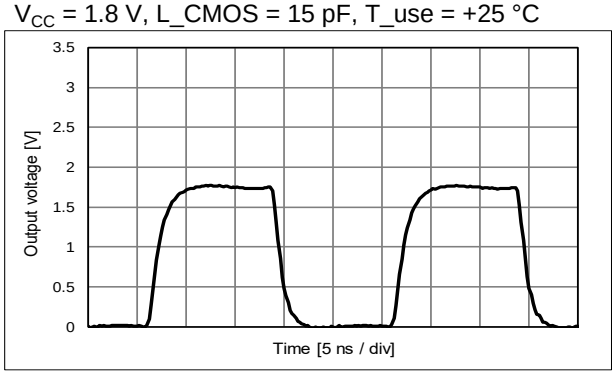
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C

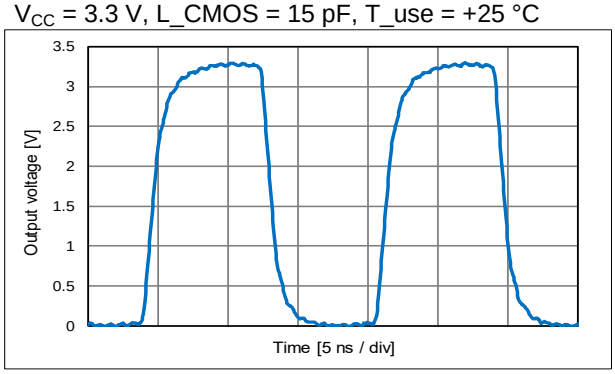


V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C

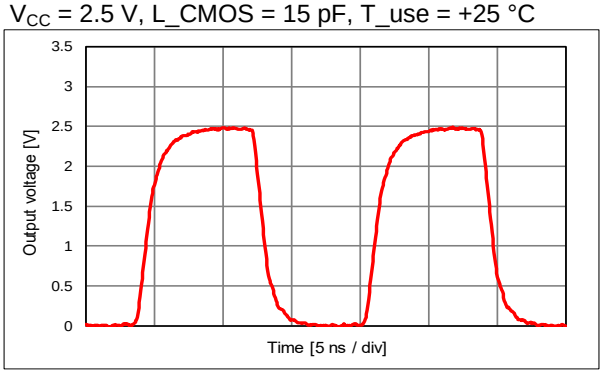


fo = 60 MHz, tr/tf:標準＆高ドライブモード

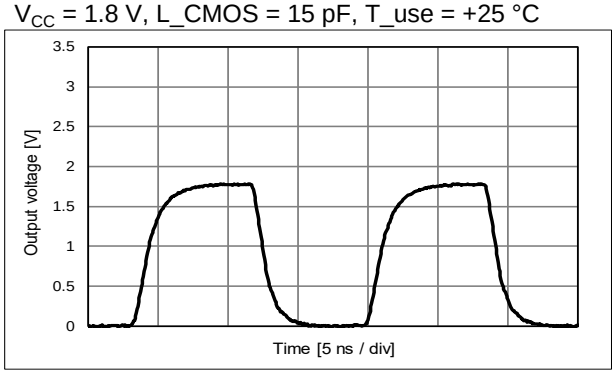
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C



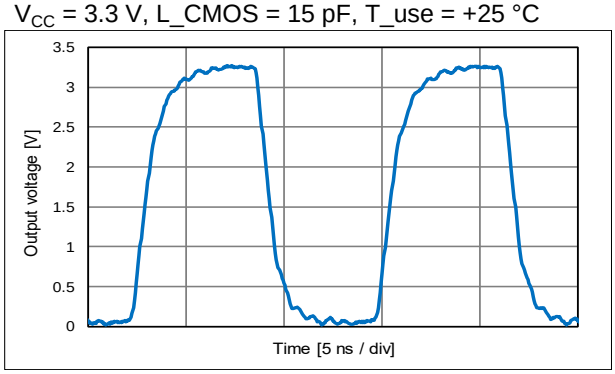
V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C



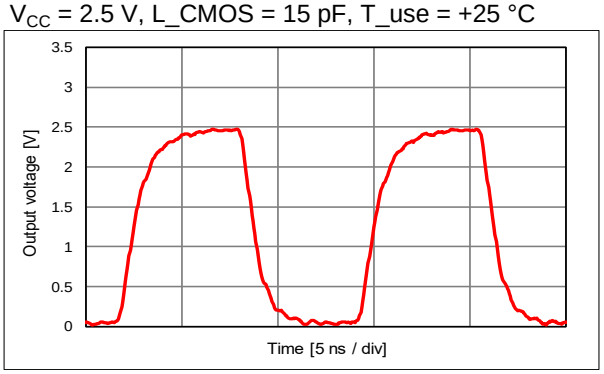
(7-8) 出力波形［続き］

fo = 80 MHz, tr/tf:標準＆高ドライブモード

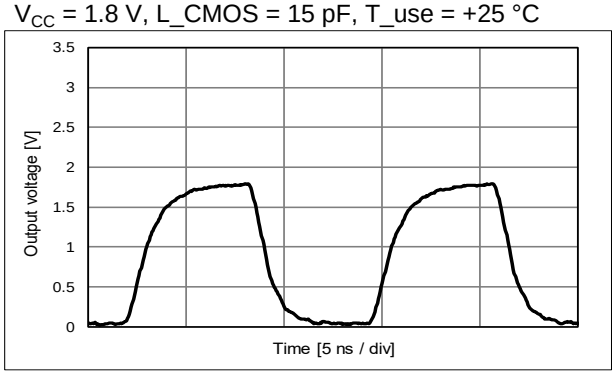
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C

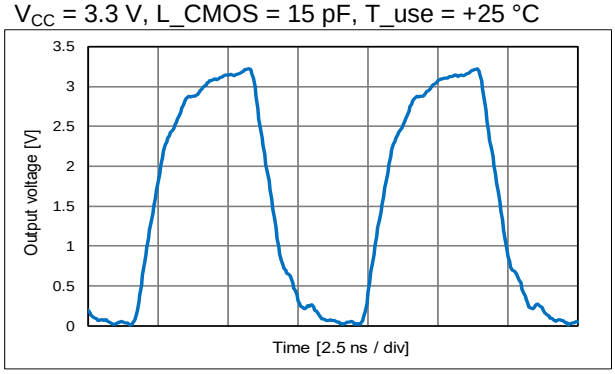


V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C

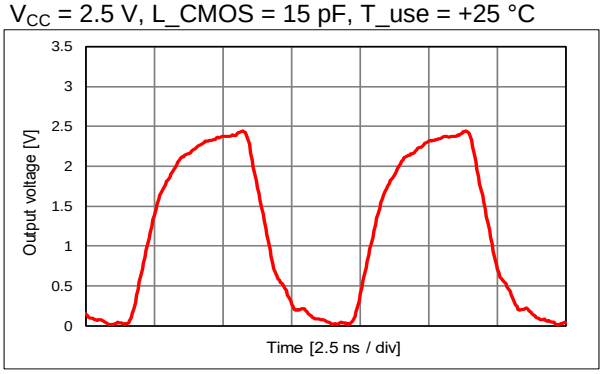


fo = 122.88 MHz, tr/tf:標準＆高ドライブモード

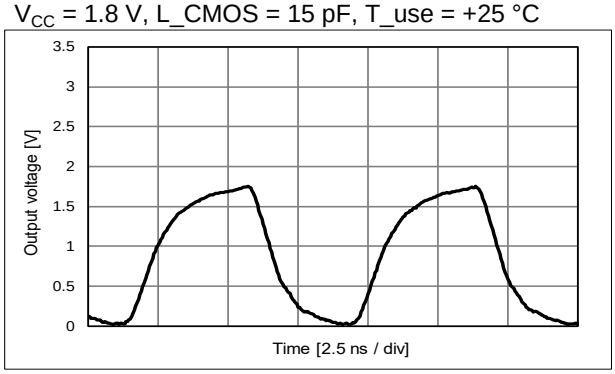
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C



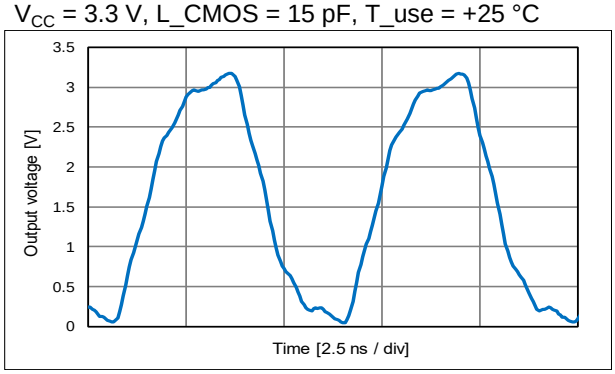
V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C



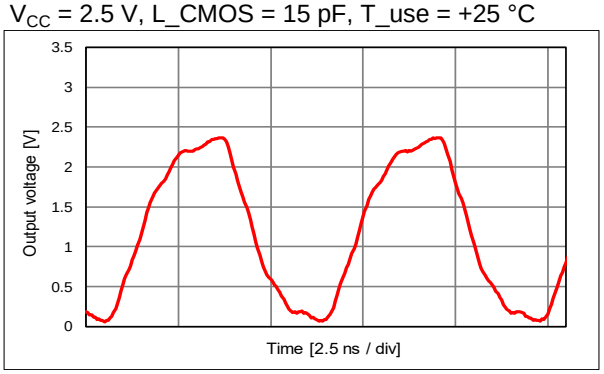
(7-8) 出力波形［続き］

fo = 170 MHz, tr/tf:標準＆高ドライブモード

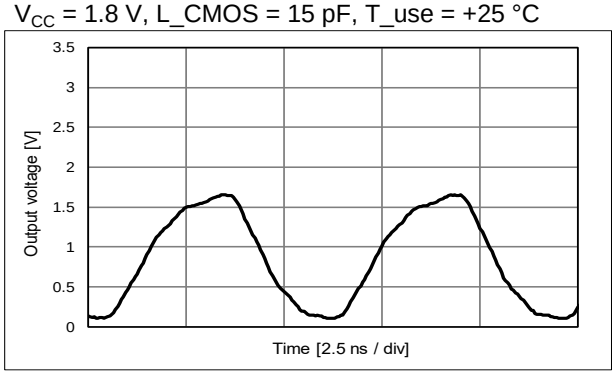
V_{CC} = 3.3 V, L_CMOS = 15 pF, T_use = +25 °C



V_{CC} = 2.5 V, L_CMOS = 15 pF, T_use = +25 °C

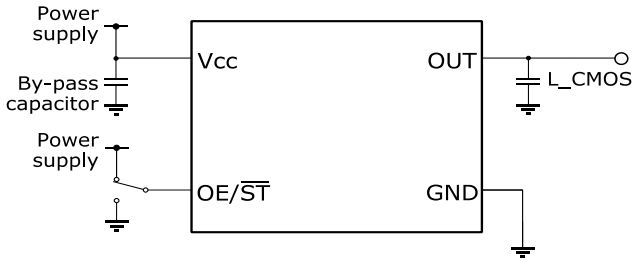


V_{CC} = 1.8 V, L_CMOS = 15 pF, T_use = +25 °C

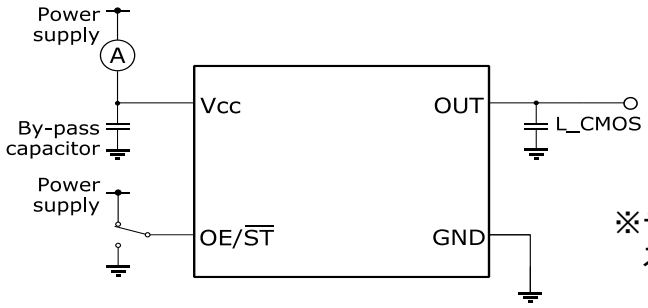


[8] 測定回路

(8-1) 波形測定

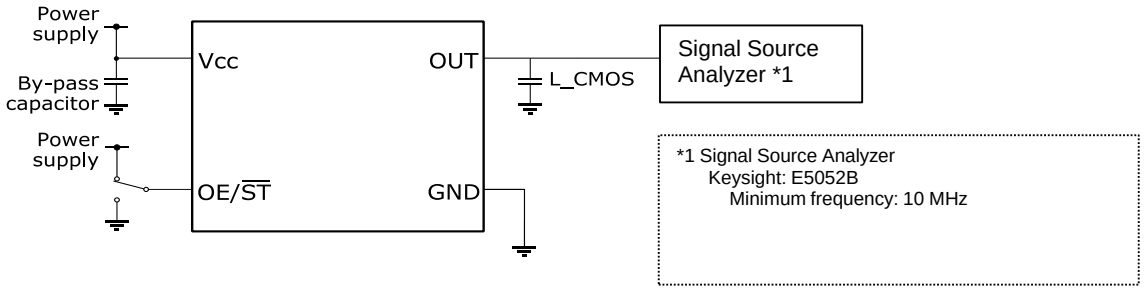


(8-2) 消費電流

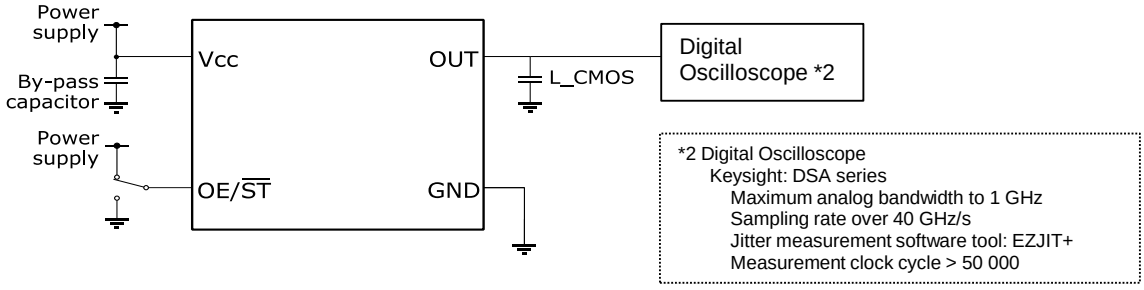


※ディセーブル時の消費電流は、OE=GND、
スタンバイ時の消費電流は、$\overline{ST}$=GNDにする。

(8-3) 位相ジッタ



(8-4) ジッタ (Peak to Peak, RMS, Cycle to Cycle)



(8-5) 測定条件

(1) オシロスコープ

・オシロスコープの測定帯域幅は測定対象の発振器の周波数に対して5倍以上としてください。

・プローブのGND接続は、測定信号の取り出し位置のできるだけ近くに接続し、
GND配線はできるだけ短くしてください。
※miniture socketのようなGND配線が短い治具の使用を推奨します。
(GNDリード線は使わないでください)

(2) L_CMOS(出力負荷容量)は、プローブの容量も含みます。

(3) バイパスコンデンサーは、0.1 μF程度とし、発振器のV_{CC}とGNDのできるだけ近くに配置、
接続してください。

(4) 電流計は内部インピーダンスの低いものを使ってください。

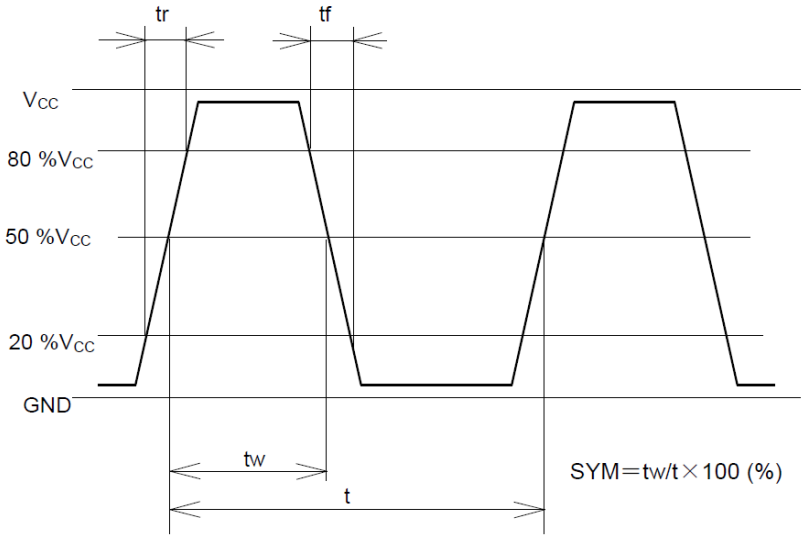
(5) 電源

・0 Vから90 %V_{CC}までの電源立ち上がりの時間は、5 μs ~ 500 msとしてください。

・電源のインピーダンスはできる限り低くしてください。GND配線はできるだけ短くしてください。

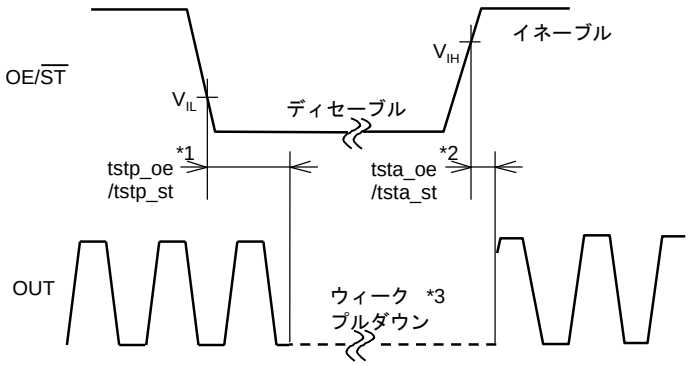
(8-6) タイミングチャート

(1) 出力波形および測定レベル



(2) OE/$\overline{ST}$機能、及びタイミング

OE/$\overline{ST}$端子	発振回路	出　力
“H”	水晶発振動作	所定の周波数が出力される: イネーブル
“L”	OE:水晶発振動作	出力がウィークプルダウン *3: ディセーブル
	$\overline{ST}$:水晶発振停止	



*1 OE/$\overline{ST}$がV_{IL}になってから出力がウィークプルダウンになるまでの時間を示します。

*2 OE/$\overline{ST}$がV_{IH}になってから出力が開始されるまでの時間を示します。

*3 出力プルダウン抵抗 (R_{DN}) でプルダウンされた状態です。

* 波形が出力された時を、出力開始とします。

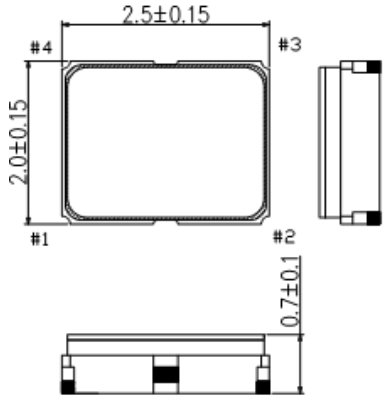
* OE/$\overline{ST}$制御使用の場合、電源電圧以上の電位がかからないようにしてください。
特に起動時は、電源電圧よりもOE/$\overline{ST}$端子電圧の立ち上がりが急峻にならないように注意ください。

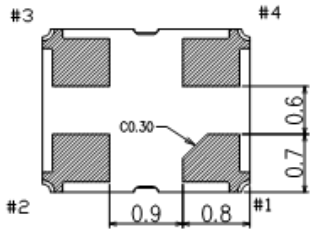
* OE/$\overline{ST}$端子は、Open状態で使用しないでください。通常、Open時はイネーブル状態になりますが、OE/$\overline{ST}$端子に接続する入力プルアップ抵抗値が大きい設計のため、ノイズやリーク電流の影響で端子が"L"レベルとなり、ディセーブル状態になる恐れがあります。

[9] 外形寸法図 / フットプリント(推奨)

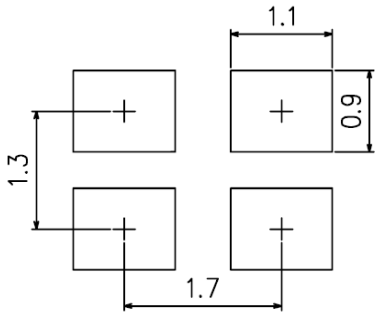
(9-1) SG-8101CG

単位: mm





端子処理 : Auメッキ



安定動作のため、電源端子（V_{CC}－GND間）のなるべく近い場所に0.1 μF程度のパスコンを付けてください。

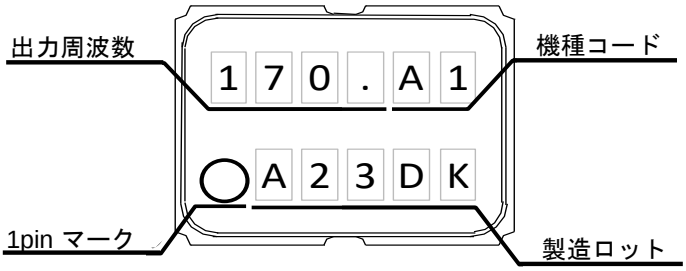
参考質量(Typ.): 13 mg

端子説明

Pin #	記号	機能		
#1	OE	出力イネーブル制御端子。下表のように制御します。		
		OE 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振	ウィークプルダウン
	$\overline{ST}$	スタンバイモード制御端子。下表のように制御します。		
		$\overline{ST}$ 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振停止	ウィークプルダウン
#2	GND	GND端子		
#3	OUT	クロック出力端子		
#4	V_{CC}	V_{CC}端子		

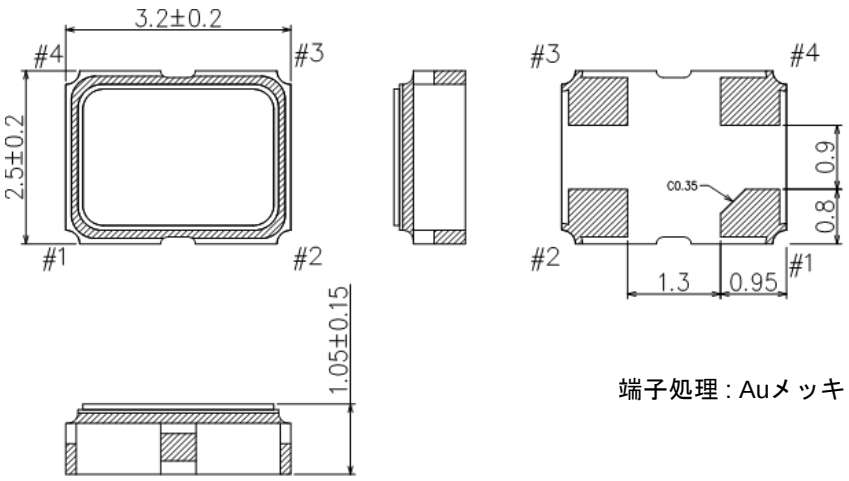
* OE/$\overline{ST}$端子は、Open状態で使用しないでください。

表示説明

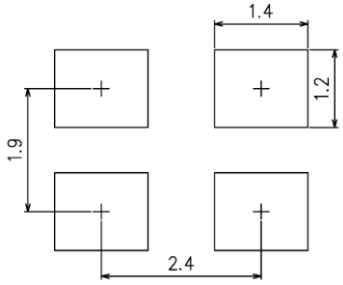


(9-2) SG-8101CE

単位: mm



端子処理 : Auメッキ



安定動作のため、電源端子（V_{CC}－GND間）のなるべく近い場所に0.1 μF程度のパスコンを付けてください。

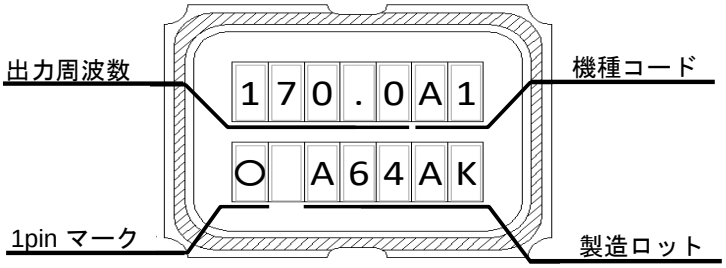
参考質量(Typ.): 25 mg

端子説明

Pin #	記号	機能		
#1	OE	出力イネーブル制御端子。下表のように制御します。		
		OE 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振	ウィークプルダウン
	$\overline{ST}$	スタンバイモード制御端子。下表のように制御します。		
		$\overline{ST}$ 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振停止	ウィークプルダウン
#2	GND	GND端子		
#3	OUT	クロック出力端子		
#4	V_{CC}	V_{CC}端子		

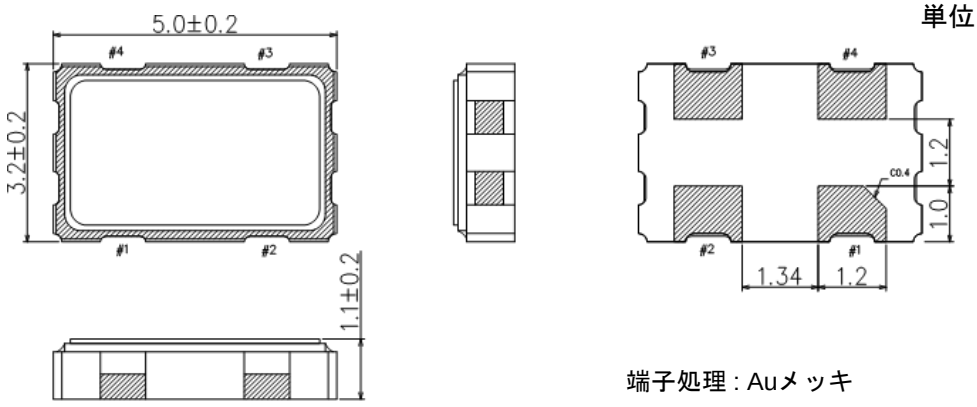
* OE/$\overline{ST}$端子は、Open状態で使用しないでください。

表示説明

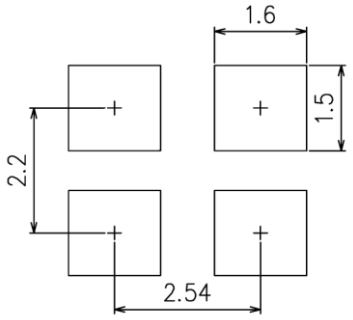


(9-4) SG-8101CB

単位: mm



端子処理 : Auメッキ



安定動作のため、電源端子（V_{CC}－GND間）のなるべく近い場所に0.1 μF程度のパスコンを付けてください。

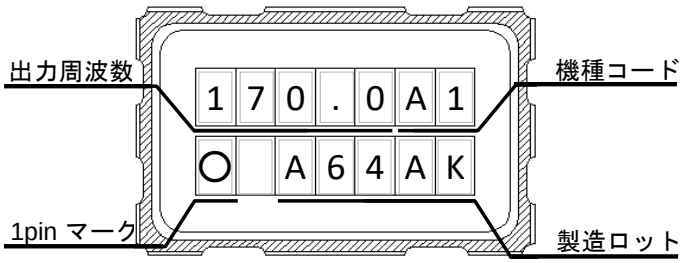
参考質量(Typ.): 51 mg

端子説明

Pin #	記号	機能		
#1	OE	出力イネーブル制御端子。下表のように制御します。		
		OE 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振	ウィークプルダウン
	$\overline{ST}$	スタンバイモード制御端子。下表のように制御します。		
		$\overline{ST}$ 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振停止	ウィークプルダウン
#2	GND	GND端子		
#3	OUT	クロック出力端子		
#4	V_{CC}	V_{CC}端子		

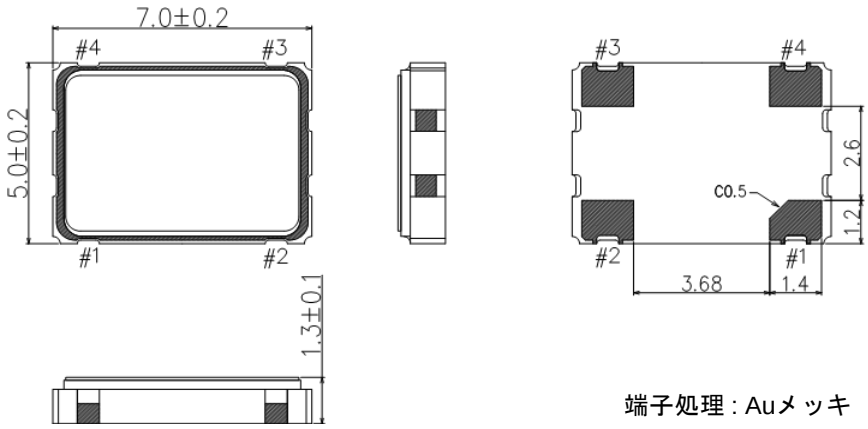
* OE/$\overline{ST}$端子は、Open状態で使用しないでください。

表示説明

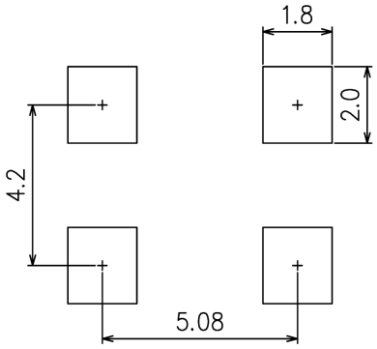


(9-5) SG-8101CA

単位: mm



端子処理 : Auメッキ



安定動作のため、電源端子（V_{CC}－GND間）のなるべく近い場所に0.1 μF程度のパスコンを付けてください。

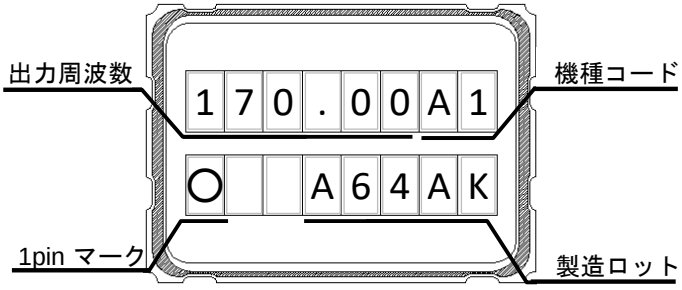
参考質量(Typ.): 143 mg

端子説明

Pin #	記号	機能		
#1	OE	出力イネーブル制御端子。下表のように制御します。		
		OE 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振	ウィークプルダウン
	$\overline{ST}$	スタンバイモード制御端子。下表のように制御します。		
		$\overline{ST}$ 端子処理	水晶発振	出力
		“H” *	発振	クロック出力
		“L”	発振停止	ウィークプルダウン
#2	GND	GND端子		
#3	OUT	クロック出力端子		
#4	V_{CC}	V_{CC}端子		

* OE/$\overline{ST}$端子は、Open状態で使用しないでください。

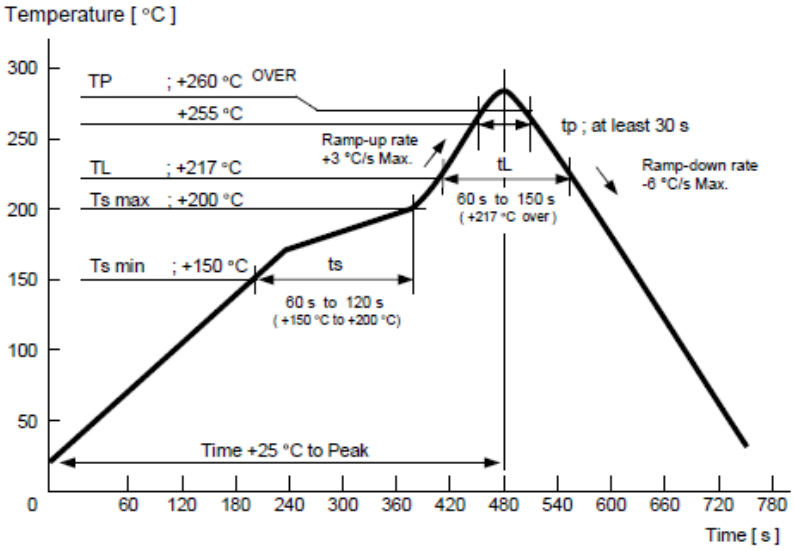
表示説明



[10] 耐湿性

項目	分類	試験条件
MSL	LEVEL 1	IPC/JEDEC J-STD-020D.1による

[11] リフロープロファイル
IPC/JEDEC J-STD-020D.1



[12] 梱包情報

(12-1) SG-8101CG

(1) 収納数量

製品番号の下2桁のコード(X1G005181xxxx**xx**)は収納数量を表しています。
標準は「00」, 3 000 pcs/Reelです。

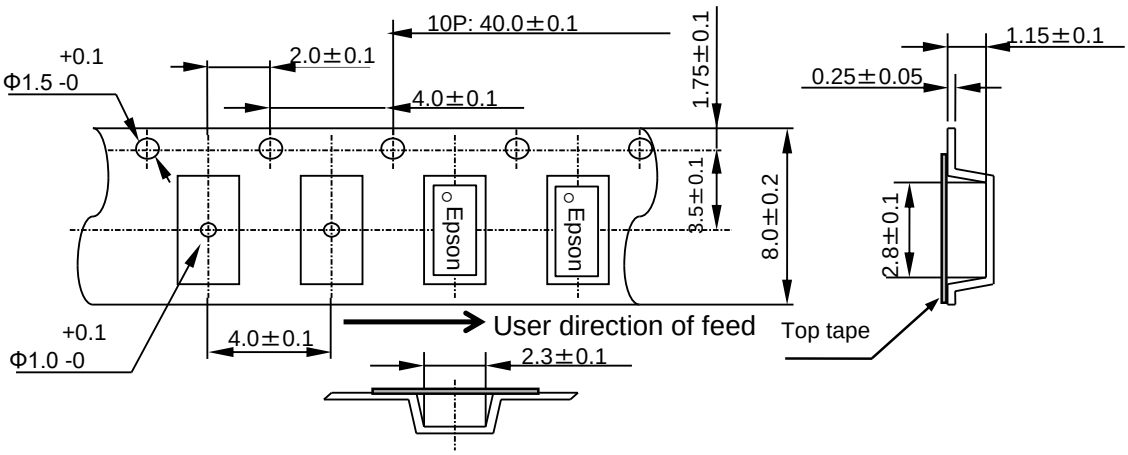
(2) テーピング仕様

Subject to EIA-481, IEC-60286 and JIS C0806

1) テープ寸法

Carrier Tape Material: PS (Polystyrene)
Top Tape Material: PET (Polyethylene Terephthalate) + PE (Polyethylene)

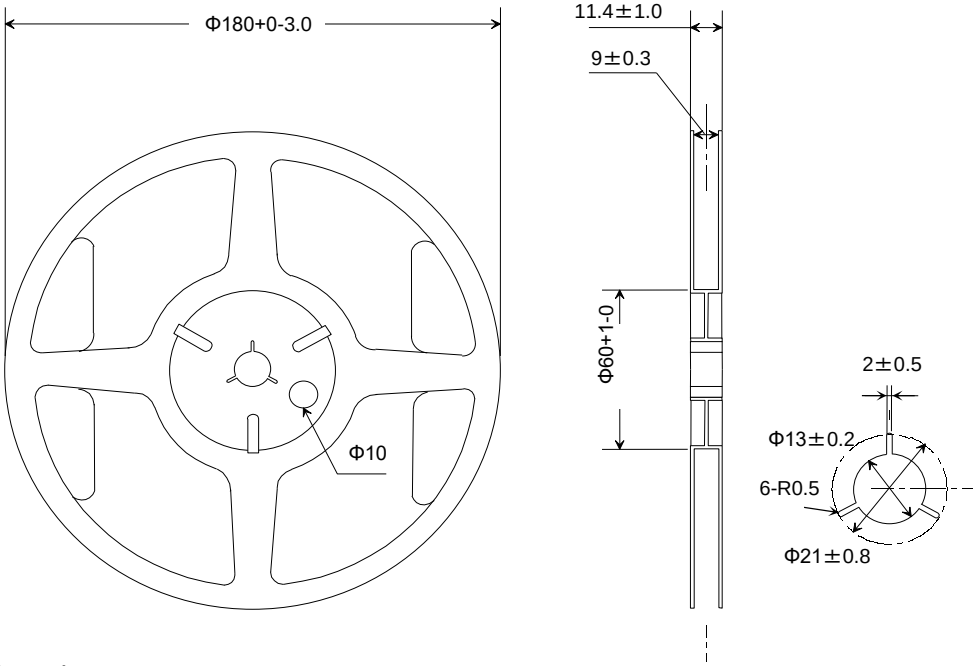
単位: mm



2) リール寸法

Reel Material: PS (Polystyrene)

単位: mm



3) 梱包環境

開梱前の製品は、温度 +30 °C、湿度 85 %RH 以下での保管をして下さい。
貴社納入後、袋未開封で6 ヶ月以内の実装を推奨します。

(12-2) SG-8101CE

(1) 収納数量

製品番号の下2桁のコード(X1G005221xxxx**xx**)は収納数量を表しています。
標準は「00」, 2 000 pcs/Reelです。

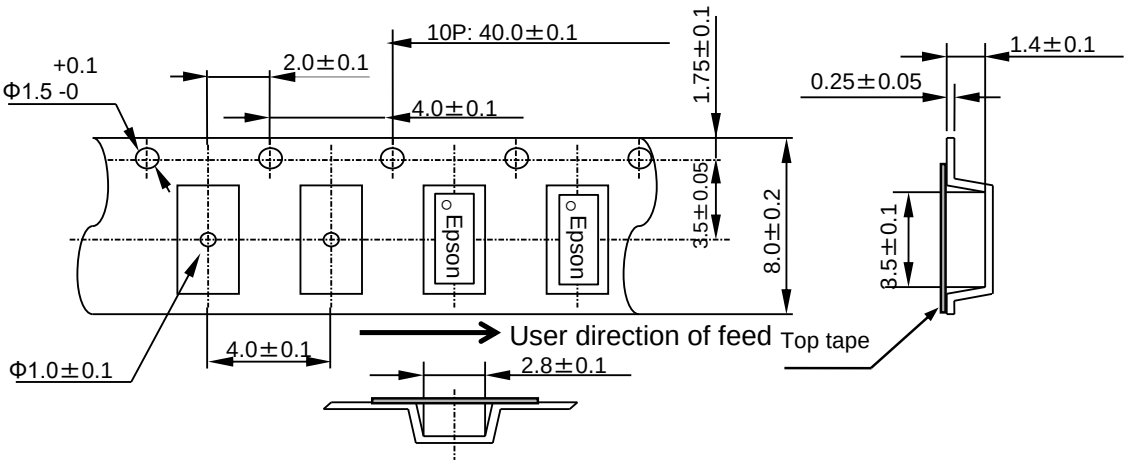
(2) テーピング仕様

Subject to EIA-481, IEC-60286 and JIS C0806

1) テープ寸法

Carrier Tape Material: PS (Polystyrene)
Top Tape Material: PET (Polyethylene Terephthalate) + PE (Polyethylene)

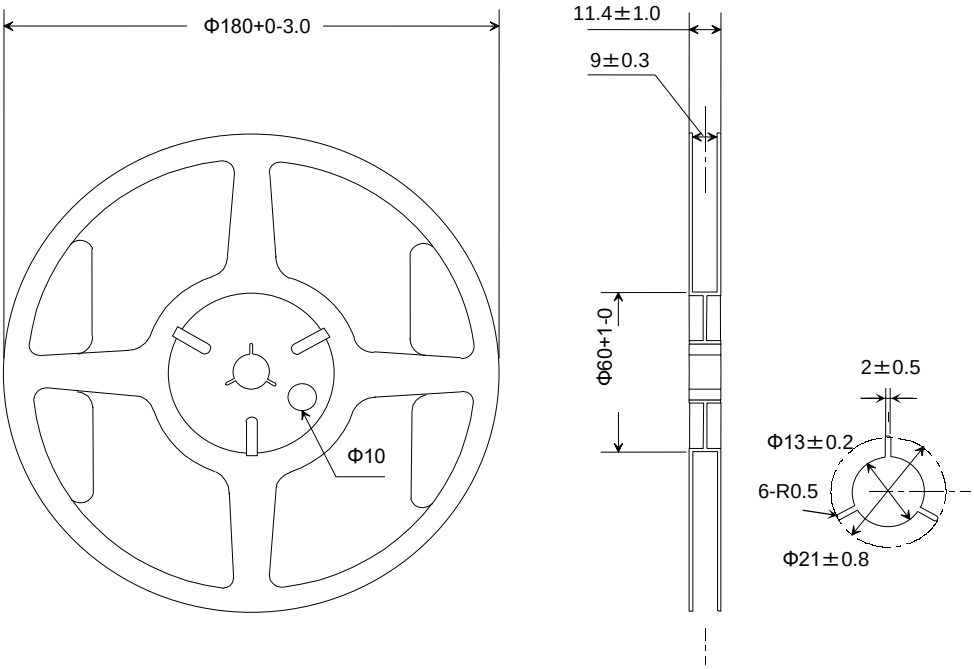
単位: mm



2) リール寸法

Reel Material: PS (Polystyrene)

単位: mm



3) 梱包環境

開梱前の製品は、温度 +30 °C、湿度 85 %RH 以下での保管をして下さい。
貴社納入後、袋未開封で6 ヶ月以内の実装を推奨します。

(12-3) SG-8101CB

(1) 収納数量

製品番号の下2桁のコード(X1G005201xxxx**xx**)は収納数量を表しています。
標準は「00」, 1 000 pcs/Reelです。

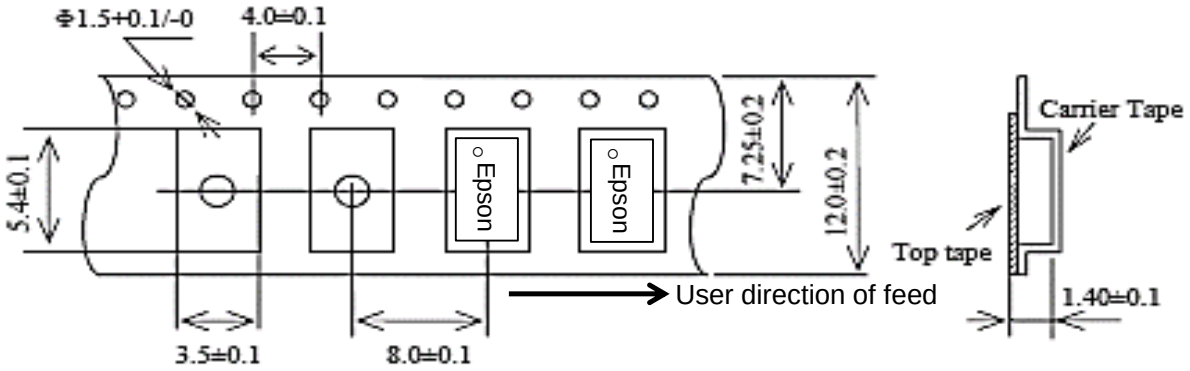
(2) テーピング仕様

Subject to EIA-481 & IEC-60286

1) テープ寸法

Carrier Tape Material: PS (Polystyrene)
Top Tape Material: PET (Polyethylene Terephthalate)

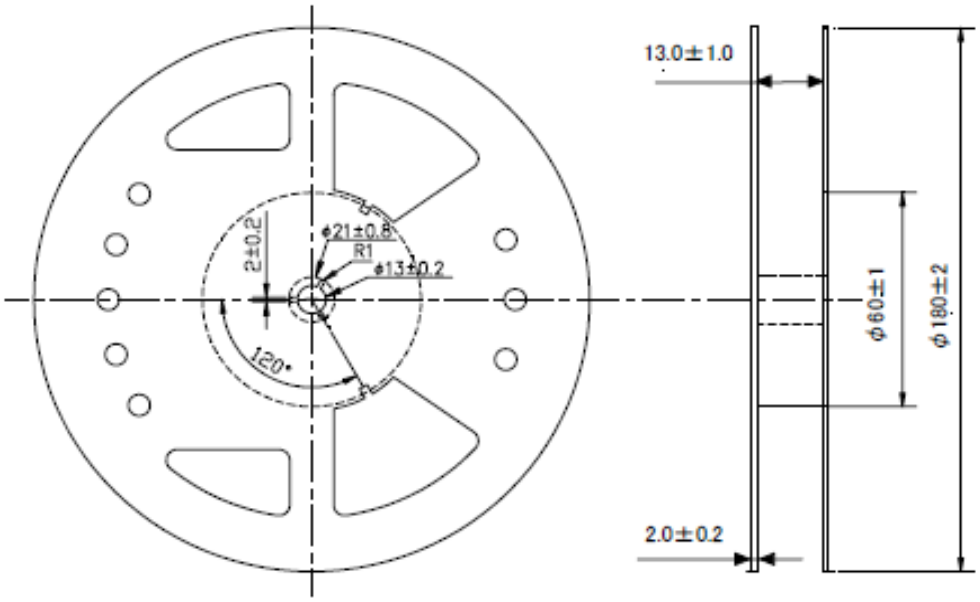
単位: mm



2) リール寸法

Reel Material: PS (Polystyrene)

単位: mm



3) 梱包環境

開梱前の製品は、温度 +30 °C、湿度 85 %RH 以下での保管をして下さい。
貴社納入後、袋未開封で6 ヶ月以内の実装を推奨します。

(12-4) SG-8101CA

(1) 収納数量

製品番号の下2桁のコード(X1G005191xxxx**xx**)は収納数量を表しています。
標準は「00」, 1 000 pcs/Reelです。

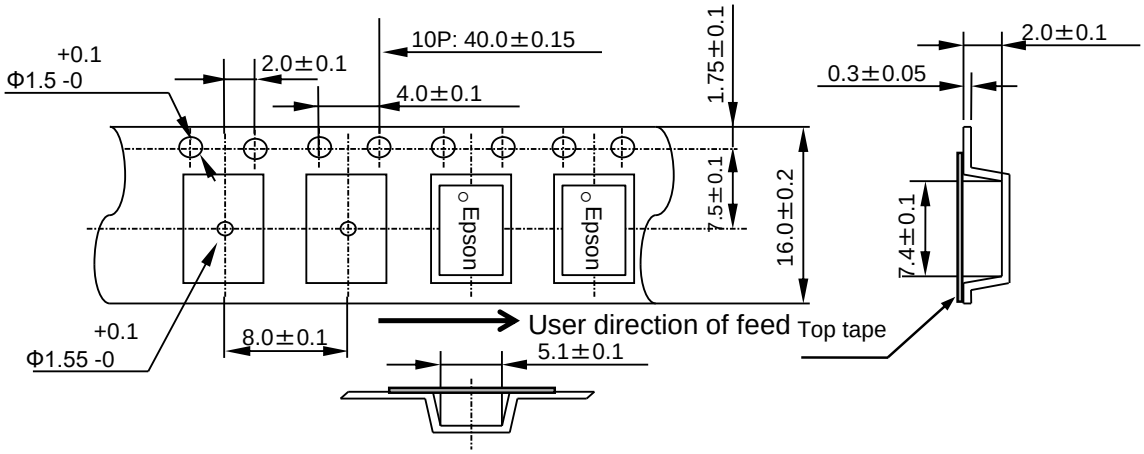
(2) テーピング仕様

Subject to EIA-481 & IEC-60286

1) テープ寸法

Carrier Tape Material: PS (Polystyrene)
Top Tape Material: PET (Polyethylene Terephthalate)

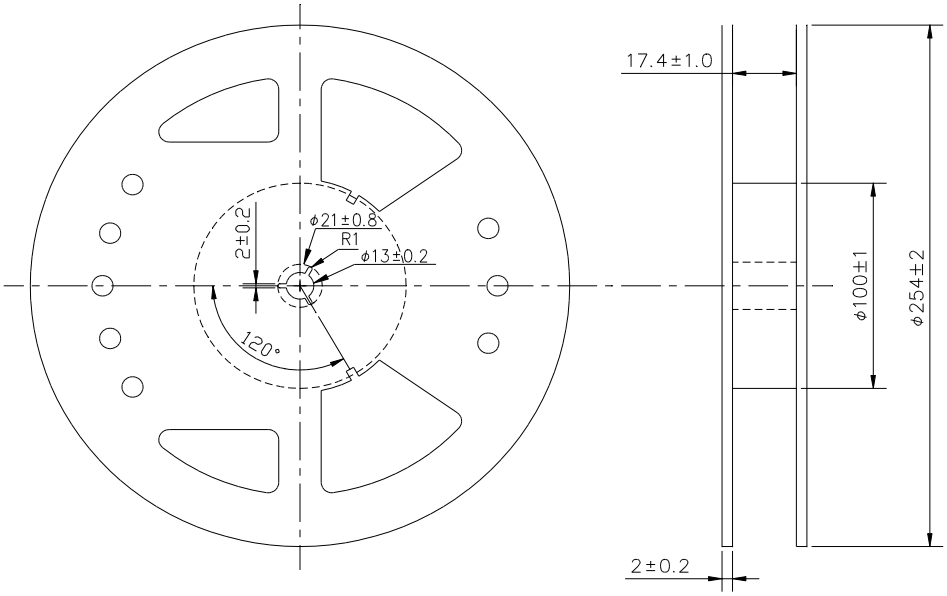
単位: mm



2) リール寸法

Reel Material: PS (Polystyrene)

単位: mm



3) 梱包環境

開梱前の製品は、温度 +30 °C、湿度 85 %RH 以下での保管をして下さい。
貴社納入後、袋未開封で6 ヶ月以内の実装を推奨します。

[13] 使用上の注意事項

御社の装置/製品の性能を満足させるため、適切な取り扱いや動作を明記したウェブサイトの「取り扱い注意事項」を確認してください。(https://www5.epsondevice.com/ja/information/#precaution)

ウェブサイトの「取り扱い注意事項」に加えて、製品の性能悪化を避けるために以下注意下さい。

(1) 過大な衝撃・振動を与えないようにしてください。
(2) 組立時の衝撃力、装置、条件によっては、製品が破壊される事もありますので、ご使用前に必ず貴社で御確認下さい。
又、条件変更時にも同様の確認後、ご使用下さい。
(3) 静電気に対しては十分注意して、ご使用ください。
(4) 洗浄、接合等で超音波機器をご使用される場合は、使用条件により水晶片が共振し特性劣化をまねく場合がありますので、ご使用の前に必ず貴社でご確認下さい。
(5) 電源ラインにリップルがある場合、誤動作する場合があります。 十分なご検証および動作確認の上、ご使用願います。
(6) 電源電圧は単調増加とし、中間電位からの電源投入は誤動作/出力されない原因となる可能性がありますので避けてください。
(7) 周波数特性欄記載の周波数経時変化（又は周波数安定度）は、当社試験結果からの周波数変動の予測値です。
また記載されている期間は製品の寿命を示すものではありません。
(8) 本製品の金属キャップ面はGNDへ接続されておりますので、ご使用時には電位を印加させないようご注意ください。
(9) 他の信号線の誘導による誤動作を避けるため、信号線を製品の近くに配置しないようご配慮をお願いします。
製品特性に影響を与える可能性があります。
(10) 製品の電源端子 (GND端子 とV_{CC}端子) のV_{CC}端子側の直近にバイパスコンデンサを付けて下さい。
可能な限り、製品と同じ実装面上に実装して下さい。
(11) V_{CC}、GNDラインは太く配線し、高周波インピーダンスが低くなる様にして下さい。
(12) 電源ラインへの放射ノイズ対策としてのフィルタ素子等の挿入につきましては、電源ラインの高周波インピーダンスが高くなり、発振器が正常動作しない場合がありますので、使用される際には回路構成、素子等を十分な検証および十分な動作確認の上、使用願います。
(13) 出力端子からの配線は最短距離にして下さい。
(14) Enable (OE/$\overline{ST}$) 入力端子のインピーダンスは高インピーダンスのため、ノイズ誘導を受けやすくなっておりますので、低インピーダンスで使用するか、Enable (OE/$\overline{ST}$)を使用されない時はアクティブハイはV_{CC}、アクティブローはGNDに接続することを推奨します。
(15) 出力端子がGNDに接続された状態で電源電圧を印加しますと、内部の素子が破壊されますので、必ず負荷抵抗を接続した状態でお使い下さい。
(16) リフローは3回までとして下さい。
はんだ付けミスがあった場合には、はんだごてによる手直しをお願いします。
この場合、こて先は +350 °C以下、5秒以内 1回 にてお願いします。
本製品が基板下面にある状態でリフローをする場合の本製品の落下については貴社で確認して下さい。

【実装条件可否】

実装方法	可否
上面リフロー	可
下面リフロー	製品落下の可能性があるため、貴社で確認ください
はんだ槽（静止槽、噴流槽）	否
はんだごて	可

(17) 無償保証期間内の対象となる故障は、製品が仕様書記載の使用法及び環境下でご使用された場合に限ります。
また、内部開封等 (一部の開封又は改造、開封を意図する行為を含む) した製品は対象外です。
周波数精度の確保、及び急激な温度変化等による水分結露の防止のため、常温・常湿環境で保管及び使用することをお勧めします。
１年以上の長期間保存された場合、端子はんだ付け性等をご使用の前に貴社にてご確認下さい。
(18) 発振回路基板が結露した場合、周波数変動又は発振停止が発生します。結露のないような条件下でお使いください。
(19) 金属・プラスチックに対して腐食性のある化学物質 (塩水・有機溶剤・ガス等) にさらされた状態 (例： 腐食性ガス (ハロゲン、SOX、NOXまたはH2Sなど) や潮風などが存在する場所) で製品の使用および保管は避けてください。
高温高湿・日光に長時間さらされている状態で製品の使用および保管は避けてください。
(20) 水溶性フラックスを含有したはんだを使用する場合、基板から完全にフラックスを除去してください。
特にハロゲンを含むフラックスの残渣は、信頼性に重大な影響を及ぼします。
水分を完全に除去できるような十分な乾燥を行ってください。
(21) 側面端子は、内部でICと接続されているため、ショートもしくは絶縁抵抗の低下等に御注意願います。
(22) PLLカスケード接続の注意事項
本製品は水晶発振の源振からPLL (Phase Locked Loop) 回路により、必要な出力周波数を合成しています。
したがって、本発振器の出力をさらにPLLにカスケード接続した場合、PLLのジッタが大きくなることがあります。
特に画像処理や通信の同期などのアプリケーションでは、事前に十分なご確認のうえご採用ください。
(23) 使用上の注意事項に反して本製品を使用する場合、御社の責任において実施願います。

世界標準の環境管理システムを推進

セイコーエプソンは、環境管理システムの運営に国際標準規格のISO 14000シリーズを活用し、PDCAサイクルを回すことによって継続的改善を図っており、国内外の主要な製造拠点の認証取得が完了しております。

ISO 14000シリーズとは：
環境管理に関する国際規格。地球温暖化、オゾン層破壊、森林資源枯渇等が叫ばれるようになったのを背景に、1996年に国際標準化機構が世界共通の規格として制定しました。

世界標準の環境管理システムを推進

セイコーエプソンは、お客様のニーズをとらえた高品質・高信頼度の製品・サービスを提供するため、いち早くISO 9000シリーズ認証取得活動に取り組み、国内国外の各事業所においてISO 9001の認証を取得しています。また、大手自動車メーカーの要求する規格であるIATF 16949の認証も取得しています。

IATF 16949とは：
ISO9001をベースに、自動車産業向けの固有要求事項を付加した国際規格です。

■データシート内で使用しているマークについて

Pb Free	**●鉛フリー製品です。**
RoHS Compliant	**●EU RoHS指令適合製品です。** *Pb-Freeマークの無い製品について 端子部は鉛フリーですが、製品内部には鉛（高融点はんだ鉛、又は、 電子部品のガラスに含まれる鉛／共にEU RoHS指令では適用除外項目）を含有しています。

●本資料のご使用につきましては、次の点にご留意願います。

1. 本資料の内容については、予告無く変更することがあります。弊社製品のご購入およびご使用にあたりましては、事前に弊社営業窓口で最新の情報をご確認いただきますとともに、弊社ホームページなどを通じて公開される最新情報に常にご注意ください。
2. 本資料の一部または全部を、弊社に無断で転載または複製など他の目的に使用することは堅くお断りします。
3. 本資料に掲載されている応用回路、プログラム、使用方法などはあくまでも参考情報であり、これらに起因する第三者の知的財産権およびその他の権利侵害ならびに損害の発生に対し、弊社はいかなる保証を行うものではありません。また、本資料によって第三者または弊社の知的財産権およびその他の権利の実施権の許諾を行うものではありません。
4. 弊社は、正確さを期すために慎重に本資料を作成しておりますが、本資料に掲載されている情報に誤りがないことを保証するものではありません。万一、本資料に掲載されている情報の誤りによってお客様に損害が生じた場合においても、弊社は一切その責任を負いかねます。
5. 本資料に掲載されている弊社製品および弊社技術を国内外の法令および規制により製造・使用・販売が禁止されている機器・システムに使用することはできません。また、弊社製品および弊社技術を大量破壊兵器等の開発目的、および軍事利用の目的、その他軍事用途等に使用しないでください。弊社製品または弊社技術を輸出または海外に提供する場合は、「外国為替及び外国為替法」、「米国輸出管理規則(EAR)」、その他輸出関連法令を遵守し、係る法令の定めるところにより必要な手続きを行ってください。
6. 弊社は、お客様が本資料に掲載されている諸条件に反したことに起因して生じたいかなる損害（直接・間接を問わず）に関して、一切その責任を負いかねます。また、お客様が弊社製品を第三者に譲渡、貸与などをしたことにより、損害（直接・間接を問わず）が発生した場合、弊社は一切その責任を負いかねます。
7. 本資料についての詳細に関するお問合せ、その他お気付きの点などがありましたら、弊社営業窓口までご連絡ください。
8. 本資料に掲載されている会社名、商品名は、各社の商標または登録商標です。

●免責事項

1. **弊社製品は、極めて高い信頼性、安全性が要求されない一般的な電子機器用途での使用を想定して設計された製品です。**

2. **弊社の責に帰すべき欠陥による場合を除き、本製品に一切の不具合が発生しないことを表明または保証しません。**
   また、本製品に起因する場合であっても、弊社起因の不具合品の返金あるいは交換以外の保証・賠償の責任を負いかねます。

3. **弊社製品を生命・身体や財産に影響を及ぼす機器(原子力、航空宇宙、社会基盤施設、医療機器など)に直接的・間接的にご使用される場合、お客様は、本製品と当該装置との適合性および装置への影響の確認および判断は、お客様単独の責任でおこなうものとします。**
   また、お客様は本製品や使用機器への影響を事前に確認し、必要な安全設計（冗長設計、誤動作防止設計などを含む）を行い、機器の信頼性・安全性を十分確保したうえで本製品を使用するものとします。

4. **弊社製品の分解、解析、リバースエンジニアリング、改造、改変、翻案、複製などは堅くお断りします**
   また、これに起因する不具合は保証範囲外とさせていただきます。